

# HYDRA

SOCIETÀ PER AZIONI CON SEDE IN BOLOGNA - CAPITALE SOCIALE € 31.200.000,00

Spett.le  
**Datalogic S.p.A.**  
Via Candini n. 2  
40012 Lippo di Calderara di Reno (BO)

Rif. RT-028/cg

Bologna, 6 aprile 2009

Con la presente, la scrivente società, Hydra S.p.A., titolare di azioni con diritto di voto rappresentanti il 66,9% del capitale sociale di Datalogic S.p.A., propone, ai sensi di legge e di Statuto, la lista dei candidati alla carica di Amministratore di Datalogic S.p.A.

La presente lista è accompagnata:

- (i) dalle dichiarazioni con le quali i singoli candidati accettano la candidatura e attestano, sotto la propria responsabilità, l'inesistenza di cause di ineleggibilità e/o di incompatibilità, nonché la sussistenza dei requisiti normativamente e statutariamente prescritti per le rispettive cariche; e
- (ii) dai curricula vitae di ciascun candidato, contenenti un'esauriente informativa riguardante le caratteristiche personali e professionali, con indicazione dell'eventuale idoneità dei medesimi a qualificarsi come indipendenti.

**Lista Hydra S.p.A.:**

1. Ing. Romano Volta
2. Dr. Mauro Sacchetto
3. Ing. Gabriele Volta
4. Dr.ssa Valentina Volta
5. Rag. Pier Paolo Caruso
6. Dr. Gianluca Cristofori (Amministratore indipendente)
7. Prof. Angelo Manaresi (Amministratore indipendente)
8. Prof. Luigi Di Stefano (Amministratore indipendente)
9. Dr. Elserino Piol
10. Rag. Roberto Tunioli
11. Sig. John O'Brien
12. Dr. Giovanni Tamburi
13. Dr. Lodovico Floriani

Distinti saluti.

**HYDRA S.p.A.**



Rag. Roberto Tunioli  
Amministratore Delegato

**DICHIARAZIONE DI SUSSISTENZA DEI REQUISITI DI ONORABILITA’  
DI CUI ALL’ART. 2 DEL DECRETO DEL  
MINISTRO DELLA GIUSTIZIA N. 162 IN DATA 30 MARZO 2000**

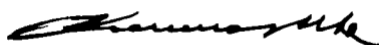
Il sottoscritto                      Ing Romano Volta  
Nato a:                                Bologna  
Il:                                        15/02/1937  
residente a:                        Bologna, in viale Risorgimento n. 28  
C.F.:                                    VLTRMN37B15A944P

**DICHIARA**

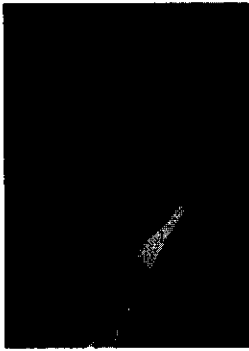
- di accettare la candidatura alla carica di Amministratore di Datalogic S.p.A;
  - di essere nel pieno possesso dei requisiti di onorabilità previsti dall’art. 2 del Decreto del Ministro della giustizia n. 162 in data 30 marzo 2000 e in particolare, fatti salvi gli effetti della riabilitazione:
1. di non essere stato sottoposto a misure di prevenzione ai sensi della legge 27 dicembre 1956, n. 1423, *“Misure di prevenzione nei confronti delle persone pericolose per la sicurezza e per la pubblica moralità”* o della legge 31 maggio 1965 n. 575, *“Disposizioni contro la mafia”*, e successive modificazioni;
  2. di non essere stato condannato con sentenza irrevocabile a pena detentiva per uno dei reati previsti dalle norme che disciplinano l’attività bancaria, finanziaria ed assicurativa e dalle norme che disciplinano i mercati e gli strumenti finanziari, in materia tributaria e di strumenti di pagamento;
  3. di non essere stato condannato con sentenza irrevocabile alla reclusione per uno dei delitti del titolo XI, libro V, del Codice Civile, *“Disposizioni penali in materia, Società e consorzi”* e dal R.D. 16 marzo 1942, n. 267, *“Disciplina del fallimento, del concordato preventivo, dell’amministrazione controllata e della liquidazione coatta amministrativa”*;
  4. di non essere stato condannato con sentenza irrevocabile alla reclusione non inferiore a sei mesi per un delitto contro la pubblica amministrazione, la fede pubblica, il patrimonio, l’ordine pubblico e l’economia pubblica;
  5. di non essere stato condannato con sentenza irrevocabile alla reclusione non inferiore ad un anno per qualunque delitto non colposo.

In Fede

Ing. Romano Volta



Bologna, li 06/04/2009



## **ROMANO VOLTA**

Nato a Bologna, ha 3 figli. Si è laureato in Ingegneria Elettronica presso l'Università di Bologna con 100/100 e lode.

E' Cavaliere del lavoro (Nominato dal Presidente della Repubblica Italiana nel 1997).

E' Presidente di Datalogic spa, azienda che ha fondato nel 1972. Datalogic è leader internazionale nei sistemi e negli apparecchi di lettura ottica dei codici a barre.

Fanno capo alla Datalogic altre importanti società, tra cui:

- E.M.S. Inc. (Escort Memory System) di Scotts Valley in California, leader nei sistemi di identificazione automatica a radiofrequenza.
- Izumi Datalogic Inc., joint venture 50% - 50% con il gruppo giapponese Izumi quotato alla borsa di Tokio.
- LaserVall spa di Donnas in Italia, leader nella marcatura ed incisione col laser.
- Informatics Inc., Dallas – USA.

E' Presidente di Datasensor spa, azienda fondata nel 1972, leader nei sensori ottico-elettronici per macchine automatiche.

E' Presidente di Aczon spa, azienda fondata nel 2001, che opera nel settore della ricerca farmaceutica e delle biotecnologie, con particolare attenzione al campo oncologico.

E' Presidente di Hydra spa, holding di partecipazione industriale e con interessi nel campo immobiliare e finanziario.

Principali incarichi:

Dal settembre 1998 all'ottobre 2004 Presidente dell'Associazione Industriali di Bologna.

Membro della giunta di Confindustria Nazionale Italiana nello stesso periodo.

Socio della Fondazione Cassa di Risparmio in Bologna, nonché Vice Presidente del Collegio di Indirizzo.

Membro del Consiglio di Amministrazione del San Paolo IMI Fondi Chiusi SGR spa.

Presidente della società di project financing Summa Finances spa.

Vice Presidente del Gruppo Emiliano Romagnolo dei Cavalieri del Lavoro.

Membro dell'Advisory Council del Bologna Center della Johns Hopkins University di Bologna.

Membro del Board of Directors della Guglielmo Marconi International Fellowship Foundation.

Membro del Consiglio di Amministrazione di IMA spa di Ozzano Emilia (BO), società leader nelle macchine del packaging farmaceutico.

Sposato con la Dott.ssa Lucia Fantini, ha 3 figli.

Appassionato di nautica e sci.

**DICHIARAZIONE DI SUSSISTENZA DEI REQUISITI DI ONORABILITA'  
DI CUI ALL'ART. 2 DEL DECRETO DEL  
MINISTRO DELLA GIUSTIZIA N. 162 IN DATA 30 MARZO 2000**

Il sottoscritto                      Dott. Mauro Sacchetto  
Nato a:                              Vercelli  
Il:                                      09/01/1959  
residente a:                        Vercelli, in via Ferrarin n. 12  
C.F.:                                 SCCMRA59A09L750N

**DICHIARA**

- di accettare la candidatura alla carica di Amministratore di Datalogic S.p.A;
  - di essere nel pieno possesso dei requisiti di onorabilità previsti dall'art. 2 del Decreto del Ministro della giustizia n. 162 in data 30 marzo 2000 e in particolare, fatti salvi gli effetti della riabilitazione:
1. di non essere stato sottoposto a misure di prevenzione ai sensi della legge 27 dicembre 1956, n. 1423, *"Misure di prevenzione nei confronti delle persone pericolose per la sicurezza e per la pubblica moralità"* o della legge 31 maggio 1965 n. 575, *"Disposizioni contro la mafia"*, e successive modificazioni;
  2. di non essere stato condannato con sentenza irrevocabile a pena detentiva per uno dei reati previsti dalle norme che disciplinano l'attività bancaria, finanziaria ed assicurativa e dalle norme che disciplinano i mercati e gli strumenti finanziari, in materia tributaria e di strumenti di pagamento;
  3. di non essere stato condannato con sentenza irrevocabile alla reclusione per uno dei delitti del titolo XI, libro V, del Codice Civile, *"Disposizioni penali in materia, Società e consorzi"* e dal R.D. 16 marzo 1942, n. 267, *"Disciplina del fallimento, del concordato preventivo, dell'amministrazione controllata e della liquidazione coatta amministrativa"*;
  4. di non essere stato condannato con sentenza irrevocabile alla reclusione non inferiore a sei mesi per un delitto contro la pubblica amministrazione, la fede pubblica, il patrimonio, l'ordine pubblico e l'economia pubblica;
  5. di non essere stato condannato con sentenza irrevocabile alla reclusione non inferiore ad un anno per qualunque delitto non colposo.

In Fede

F.to Dott. Mauro Sacchetto

Lippo di Calderara di Reno, li 6 aprile 2009

## **Mauro Sacchetto**

### **Direttore Generale, Datalogic S.p.A.**



Mauro Sacchetto è Direttore Generale di Datalogic S.p.A., azienda leader nel mercato dei lettori di codici a barre, di mobile computer per la raccolta dati, di sistemi a tecnologia RFID e di dispositivi fotoelettrici per il settore dell'automazione industriale che offre soluzioni innovative per numerose applicazioni nel campo industriale, in particolare manifatturiero, dei trasporti & logistica, e grande distribuzione.

Sacchetto, 50 anni, si è laureato in Fisica all'Università di Milano ed ha conseguito un Master in Business Administration presso la Stanford University (USA).

Ha maturato una vasta e qualificata esperienza internazionale in aziende multinazionali di alto livello operanti in Europa, USA ed Asia ed attive nei settori delle Telecomunicazioni, dell'Elettronica, Microelettronica ed ICT.

Giunge in Datalogic dopo una decennale esperienza come Top Manager in Pirelli dove ha ricoperto le cariche di CEO in Pirelli Broadband Solutions, CEO in Pirelli Telecom Systems, CEO in Pirelli Submarine Telecom System.

Ha inoltre ricoperto il ruolo di COO in Corning OTI, di Presidente di Atena S.p.A. e CEO in Bull Compuprint S.p.A.

**DICHIARAZIONE DI SUSSISTENZA DEI REQUISITI DI ONORABILITA'  
DI CUI ALL'ART. 2 DEL DECRETO DEL  
MINISTRO DELLA GIUSTIZIA N. 162 IN DATA 30 MARZO 2000**

Il sottoscritto                      Ing. Gabriele Volta  
Nato a:                                Bologna  
Il:                                        10/10/1973  
residente a:                        Bologna, in via Risorgimento n. 28  
C.F.:                                    VLTGRL73R10A944U

**DICHIARA**

- di accettare la candidatura alla carica di Amministratore di Datalogic S.p.A;
  - di essere nel pieno possesso dei requisiti di onorabilità previsti dall'art. 2 del Decreto del Ministro della giustizia n. 162 in data 30 marzo 2000 e in particolare, fatti salvi gli effetti della riabilitazione:
1. di non essere stato sottoposto a misure di prevenzione ai sensi della legge 27 dicembre 1956, n. 1423, *"Misure di prevenzione nei confronti delle persone pericolose per la sicurezza e per la pubblica moralità"* o della legge 31 maggio 1965 n. 575, *"Disposizioni contro la mafia"*, e successive modificazioni;
  2. di non essere stato condannato con sentenza irrevocabile a pena detentiva per uno dei reati previsti dalle norme che disciplinano l'attività bancaria, finanziaria ed assicurativa e dalle norme che disciplinano i mercati e gli strumenti finanziari, in materia tributaria e di strumenti di pagamento;
  3. di non essere stato condannato con sentenza irrevocabile alla reclusione per uno dei delitti del titolo XI, libro V, del Codice Civile, *"Disposizioni penali in material, Società e consorzi"* e dal R.D. 16 marzo 1942, n. 267, *"Disciplina del fallimento, del concordato preventivo, dell'amministrazione controllata e della liquidazione coatta amministrativa"*;
  4. di non essere stato condannato con sentenza irrevocabile alla reclusione non inferiore a sei mesi per un delitto contro la pubblica amministrazione, la fede pubblica, il patrimonio, l'ordine pubblico e l'economia pubblica;
  5. di non essere stato condannato con sentenza irrevocabile alla reclusione non inferiore ad un anno per qualunque delitto non colposo.

In Fede

Ing. Gabriele Volta



BOLOGNA, li 6/Aprile/2009

Gabriele Volta

Nato a Bologna il 10.10.1973

Dopo aver conseguito la Laurea triennale in Ingegneria Informatica presso l'Università di Bologna è entrato subito a far parte del mondo del lavoro come sviluppatore software presso la società Californiana EMS del gruppo Datalogic.

Rientrato in Italia ha lavorato sempre nell'ambito dello sviluppo di applicazioni software per gli ATM come dipendente presso la società NCH.

Dopo una breve attività di freelancing, ha fondato la società Vanylla ([www.Vanylla.com](http://www.Vanylla.com)), che tutt'ora dirige, per lo sviluppo di siti web e servizi legati al mondo internet.

Membro del Consiglio d'amministrazione di Datalogic SpA dalla quotazione in borsa della società.

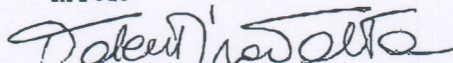
**DICHIARAZIONE DI SUSSISTENZA DEI REQUISITI DI ONORABILITA'  
DI CUI ALL'ART. 2 DEL DECRETO DEL  
MINISTRO DELLA GIUSTIZIA N. 162 IN DATA 30 MARZO 2000**

Il sottoscritto                      Dott.ssa Valentina Volta  
Nato a:                              Bologna  
Il:                                      13/06/1978  
residente a:                        Bologna, in via Risorgimento n. 28  
C.F.:                                 VLTVNT78H53A944B

**DICHIARA**

- di accettare la candidatura alla carica di Amministratore di Datalogic S.p.A;
- di essere nel pieno possesso dei requisiti di onorabilità previsti dall'art. 2 del Decreto del Ministro della giustizia n. 162 in data 30 marzo 2000 e in particolare, fatti salvi gli effetti della riabilitazione:
- 1. di non essere stato sottoposto a misure di prevenzione ai sensi della legge 27 dicembre 1956, n. 1423, *"Misure di prevenzione nei confronti delle persone pericolose per la sicurezza e per la pubblica moralità"* o della legge 31 maggio 1965 n. 575, *"Disposizioni contro la mafia"*, e successive modificazioni;
- 2. di non essere stato condannato con sentenza irrevocabile a pena detentiva per uno dei reati previsti dalle norme che disciplinano l'attività bancaria, finanziaria ed assicurativa e dalle norme che disciplinano i mercati e gli strumenti finanziari, in materia tributaria e di strumenti di pagamento;
- 3. di non essere stato condannato con sentenza irrevocabile alla reclusione per uno dei delitti del titolo XI, libro V, del Codice Civile, *"Disposizioni penali in materia, Società e consorzi"* e dal R.D. 16 marzo 1942, n. 267, *"Disciplina del fallimento, del concordato preventivo, dell'amministrazione controllata e della liquidazione coatta amministrativa"*;
- 4. di non essere stato condannato con sentenza irrevocabile alla reclusione non inferiore a sei mesi per un delitto contro la pubblica amministrazione, la fede pubblica, il patrimonio, l'ordine pubblico e l'economia pubblica;
- 5. di non essere stato condannato con sentenza irrevocabile alla reclusione non inferiore ad un anno per qualunque delitto non colposo.

In Fede

  
Dott.ssa Valentina Volta

Plmo Torinese, li 06/04/2009



INFORMAZIONI PERSONALI	
	<ul style="list-style-type: none"> <li>Data e luogo di nascita: 13 giugno 1978, Bologna</li> <li>Stato civile: nubile</li> </ul>
ISTRUZIONE	
	<ul style="list-style-type: none"> <li>1996 - 2001 <b>Facoltà di Economia e Commercio</b> Bologna Laurea in Economia Aziendale. <i>Voto di Laurea: 110/110 con Lode</i> Titolo della tesi: “Il rapporto con il canale distributivo” Relatore: Angelo Manaresi</li> <li>1991 - 1996 <b>Liceo Scientifico Augusto Righi</b> Bologna <i>Voto di Maturità: 60/60</i></li> <li>1994 - 95 Quarto Anno di Scuola Superiore <b>South Tama High School</b> Iowa, USA</li> </ul>
ESPERIENZE PROFESSIONALI	
	<ul style="list-style-type: none"> <li>Settembre – Dicembre 2001: Stage in Loreal (mktg Biotherm) Milano</li> <li>Dicembre 2001 – Gennaio 2004 <b>Ferrero S.p.A.</b> Torino <ul style="list-style-type: none"> <li>Dicembre 2001 – Aprile 2002 addetto vendita canale moderno in Valtellina: gestione in termini di presa ordine e operative fuori banco di una trentina di supermercati e superette nella zona di Sondrio. <i>Inquadramento: contratto di formazione</i></li> <li>Maggio – Dicembre 2002 <i>Junior Key Account</i> in Emilia e Lombardia: gestione in termini di presa ordine, pianificazione attività promozionali, referenziamento nuovi prodotti/formati, di otto ipermercati Ipercoop per un fatturato complessivo di circa Euro 6 milioni. <i>Inquadramento: contratto di secondo livello alimentaristi</i></li> <li>Gennaio 2003 – Gennaio 2004 <i>Junior Product Manager</i> Mon Chéri nell’ambito del marketing praline a Pino Torinese <i>Inquadramento: contratto di primo livello alimentaristi</i></li> </ul> </li> <li>Febbraio 2004 – Marzo 2005 <b>Mediobanca-Banca di credito finanziario S.p.A.</b> Milano Analista di credito: attività di <i>rating assessment</i></li> <li>Aprile 2005 ad oggi <b>Ferrero S.p.A.</b> Torino <ul style="list-style-type: none"> <li>Aprile 2005 – Aprile 2006 <i>Brand Manager</i> Kinder Paradiso (categoria semifreddi)</li> <li>Maggio 2006 – Aprile 2007 <i>Brand Manager</i> Kinder fetta al latte e Kinder Maxi King (categoria semifreddi)</li> <li>Maggio 2007 ad oggi: <i>Brand Manager</i> Ferrero Rocher (categoria praline) <i>Inquadramento: prima super da marzo 2007 e gestione di una risorsa da maggio 2007.</i></li> </ul> </li> </ul> <p><b>Attività svolte in qualità di Brand Manager:</b></p> <ul style="list-style-type: none"> <li>Comunicazione: sviluppo e realizzazione <i>advertising brief</i>, creativa e produzione nuova campagna tv 30” Kinder Paradiso, creativa e produzione nuova campagna tv 30” Kinder fetta al latte, creativa e produzione campagna tv 30” Kinder fetta al latte colazione, realizzazione pagina stampa Kinder fetta al latte, creativa e produzione campagna radio Kinder fetta al latte, produzione e creativa campagna tv di lancio Kinder Maxi King, creativa e produzione campagna tv 30” Natale Ferrero Rocher e campagna affissioni</li> <li>Promozioni: sviluppo e realizzazione promozioni di Marketing. Esempi: concorso a premi “Vinci un Paradiso di vacanza”, attività di lancio (gennaio 2007) Kinder Maxi King (<i>sampling tour</i> itinerante, <i>in store</i> degustazione sui pdv ipermercati), operativa di reintroduzione 2007 di Ferrero Rocher e delle altre praline sul mercato, operativa Natale 2008 praline Ferrero</li> <li>Packaging: studio nuovi formati e condizionamenti</li> <li>Gestione del Conto Economico di Prodotto: elaborazione budget, pmt e saf di prodotto</li> <li>Piani Vendita: elaborazione e gestione piani vendita di prodotto</li> <li>Altro: analisi dati di mercato (sell-in e sell-out ACN e IRI), analisi parco consumatori (IHA), test quali-quantitativi proposte campagne pubblicitarie, focus group</li> </ul>

LINGUE STRANIERE	
	▪ Inglese: fluente scritto e parlato
CONOSCENZE INFORMATICHE	
	▪ Word, Excel, Power Point, Access, Outlook, Internet Explorer
INTERESSI E SPORT	
	▪ Nuoto, volontariato, poesie, viaggi

*Presto consenso ai fini del trattamento dei miei dati personali secondo quanto previsto dal d.lgs. 196/2003*

**DICHIARAZIONE DI SUSSISTENZA DEI REQUISITI DI ONORABILITA'  
DI CUI ALL'ART. 2 DEL DECRETO DEL  
MINISTRO DELLA GIUSTIZIA N. 162 IN DATA 30 MARZO 2000**

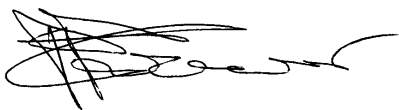
Il sottoscritto                      Rag. Pier Paolo Caruso  
Nato a:                              Bologna  
Il:                                      29/06/1966  
residente a:                        Bologna, in via Pietralata n. 63  
C.F.:                                CRSPL66H29A944C

**DICHIARA**

- di accettare la candidatura alla carica di Amministratore di Datalogic S.p.A;
- di essere nel pieno possesso dei requisiti di onorabilità previsti dall'art. 2 del Decreto del Ministro della giustizia n. 162 in data 30 marzo 2000 e in particolare, fatti salvi gli effetti della riabilitazione:
  1. di non essere stato sottoposto a misure di prevenzione ai sensi della legge 27 dicembre 1956, n. 1423, *"Misure di prevenzione nei confronti delle persone pericolose per la sicurezza e per la pubblica moralità"* o della legge 31 maggio 1965 n. 575, *"Disposizioni contro la mafia"*, e successive modificazioni;
  2. di non essere stato condannato con sentenza irrevocabile a pena detentiva per uno dei reati previsti dalle norme che disciplinano l'attività bancaria, finanziaria ed assicurativa e dalle norme che disciplinano i mercati e gli strumenti finanziari, in materia tributaria e di strumenti di pagamento;
  3. di non essere stato condannato con sentenza irrevocabile alla reclusione per uno dei delitti del titolo XI, libro V, del Codice Civile, *"Disposizioni penali in materia di Società e consorzi"* e dal R.D. 16 marzo 1942, n. 267, *"Disciplina del fallimento, del concordato preventivo, dell'amministrazione controllata e della liquidazione coatta amministrativa"*;
  4. di non essere stato condannato con sentenza irrevocabile alla reclusione non inferiore a sei mesi per un delitto contro la pubblica amministrazione, la fede pubblica, il patrimonio, l'ordine pubblico e l'economia pubblica;
  5. di non essere stato condannato con sentenza irrevocabile alla reclusione non inferiore ad un anno per qualunque delitto non colposo.

In Fede

Rag. Pier Paolo Caruso



Bologna, li 06 aprile 2009

## **CURRICULUM VITAE**

### **GENERALITA'**

Nome	Pier Paolo
Cognome	Caruso
Luogo e data di nascita	Bologna, 29/06/1966
Stato civile	Coniugato
Residenza	Bologna, Via Pietralata n. 63

Diploma	Diploma in ragioneria, perito tecnico commerciale, conseguito presso l'Istituto Tecnico L. Tanari di Bologna, anno 1985
---------	---

### **ESPERIENZE PROFESSIONALI**

1986-1987	Pratica professionale presso lo Studio Caruso
1988	Iscrizione all'Albo dei Ragionieri Commercialisti di Bologna al n. 793 (vincitore del premio "Spartaco Romani" per la migliore prova scritta dell'Emilia Romagna).
1993	Iscritto al Registro dei Revisori Contabili
1988 - 1993	Attività professionale svolta da titolare dello Studio Caruso
1993 - 1995	Direttore Amministrazione Finanza e Controllo del Gruppo Datalogic (particolare incarico di ristrutturazione del Gruppo)
1992 ad oggi	Amministratore di società ed enti
1995 ad oggi	Socio dello Studio Associato Caruso di Bologna

### **ALTRE INFORMAZIONI**

- Attività professionale svolta sotto il profilo aziendale, amministrativo, fiscale, tributario, societario
- Vari corsi di aggiornamento professionale
- Partecipazione a n. 3 Master di Fiscalità Internazionale organizzati da Euroconference (1999, 2000 e 2001)
- 2005: Conseguitamento del Master IPSOA di specializzazione in diritto tributario internazionale (edizione 2004 - 2005)
- Autore di vari articoli specialistici
- Relatore al corso di Aggiornamento professionale, organizzato dal Sindacato dei ragionieri Commercialisti di Bologna, in materia di fiscalità internazionale
- Sindaco effettivo di società commerciali dal 1986, quotate e non

→

- Amministratore di società commerciali
- Già responsabile della commissione di fiscalità internazionale istituita dal Collegio dei ragionieri Commercialisti dell'Emilia Romagna delegazione di Bologna
- Già membro della Commissione Corsi ed Aggiornamento professionale del Collegio dei Ragionieri della Provincia di Bologna
- Già membro della Commissione rapporti con l'Amministrazione Finanziaria del Collegio dei Ragionieri della Provincia di Bologna
- 2007: Consigliere del Collegio dei Ragionieri della Provincia di Bologna
- 2009: revisore della Fondazione dei Dottori Commercialisti ed Esperti Contabili di Bologna;
- Membro della Commissione di Fiscalità Nazionale ed Internazionale dell'Ordine dei Dottori Commercialisti ed Esperti Contabili
- Amministratore della Datalogic Spa. dalla sua costituzione; dal 2001 al 2003 delegato alla fiscalità nazionale ed internazionale di Gruppo

Si autorizza il trattamento dei dati personali ai sensi del Dlgs 196/03

**DICHIARAZIONE DI SUSSISTENZA DEI REQUISITI DI ONORABILITA'**  
**DI CUI ALL'ART. 2 DEL DECRETO DEL**  
**MINISTRO DELLA GIUSTIZIA N. 162 IN DATA 30 MARZO 2000**  
**E**  
**DI INDIPENDENZA STABILITI DALL'ART. 148, COMMA 3,**  
**DEL DECRETO LEGISLATIVO N. 58/98**

Il sottoscritto                      Dott. Gianluca Cristofori  
Nato a:                                Verona  
Il:                                        18/03/1965  
residente a:                        Verona, in via Gaspare Spontini, n.1  
C.F.:                                    CRSGLC65C18L1781X

**DICHIARA**

- di accettare la candidatura alla carica di Amministratore di Datalogic S.p.A;
  - di essere nel pieno possesso dei requisiti di onorabilità previsti dall'art. 2 del Decreto del Ministro della giustizia n. 162 in data 30 marzo 2000 e in particolare, fatti salvi gli effetti della riabilitazione:
1. di non essere stato sottoposto a misure di prevenzione ai sensi della legge 27 dicembre 1956, n. 1423, "*Misure di prevenzione nei confronti delle persone pericolose per la sicurezza e per la pubblica moralità*" o della legge 31 maggio 1965 n. 575, "*Disposizioni contro la mafia*", e successive modificazioni;
  2. di non essere stato condannato con sentenza irrevocabile a pena detentiva per uno dei reati previsti dalle norme che disciplinano l'attività bancaria, finanziaria ed assicurativa e dalle norme che disciplinano i mercati e gli strumenti finanziari, in materia tributaria e di strumenti di pagamento;
  3. di non essere stato condannato con sentenza irrevocabile alla reclusione per uno dei delitti del titolo XI, libro V, del Codice Civile, "*Disposizioni penali in materia, Società e consorzi*" e dal R.D. 16 marzo 1942, n. 267, "*Disciplina del fallimento, del concordato preventivo, dell'amministrazione controllata e della liquidazione coatta amministrativa*";
  4. di non essere stato condannato con sentenza irrevocabile alla reclusione non inferiore a sei mesi per un delitto contro la pubblica amministrazione, la fede pubblica, il patrimonio, l'ordine pubblico e l'economia pubblica;
  5. di non essere stato condannato con sentenza irrevocabile alla reclusione non inferiore ad un anno per qualunque delitto non colposo.



## ATTESTA

- di possedere inoltre i requisiti per qualificarsi indipendente nei confronti di Datalogic S.p.A sulla base delle Istruzioni al Regolamento dei Mercati Organizzati e Gestiti da Borsa Italiana e, in particolare,
  - a. di non intrattenere, né aver intrattenuto (direttamente o indirettamente o per conto terzi) nell'anno in corso e nel precedente, anche attraverso società controllate e/o nelle quali rivesta cariche esecutive, rapporti di natura commerciale con Datalogic S.p.A, con le sue controllate, con i suoi amministratori esecutivi, con l'azionista o il gruppo di azionisti che controllano la predetta Società;
  - b. di non rendere, né aver reso nell'anno in corso e nel precedente, neppure in forma associata prestazioni professionali alla Datalogic S.p.A, alle sue controllate, agli amministratori esecutivi, all'azionista o al gruppo di azionisti che controllano la predetta Società;
  - c. di non intrattenere, né aver intrattenuto negli ultimi tre anni, rapporti di lavoro subordinato con Datalogic S.p.A, con le sue controllate, con gli amministratori esecutivi, con l'azionista o il gruppo di azionisti che controllano la predetta Società; di non rivestire, né aver rivestito negli ultimi 3 anni incarichi di amministratore esecutivo presso la Datalogic S.p.A, le sue controllate, l'azionista o il gruppo di azionisti che controllano la più volte richiamata Società;
  - d. di non essere coniuge o convivente, né essere legato da rapporti di parentela o affinità entro il secondo grado con un amministratore esecutivo della Società o con un azionista che controlla la Società; di non essere coniuge o convivente, né parente di primo grado di un soggetto che si trovi nelle condizioni di cui alle lettere a. e b. della presente dichiarazione;
  - e. di non essere titolare, direttamente, indirettamente o per conto di terzi, di partecipazioni azionarie di entità tale da permettergli di esercitare il controllo, o un'influenza notevole sulla Datalogic S.p.A, né di partecipare a patti parasociali per il controllo della Società stessa.

## CERTIFICA

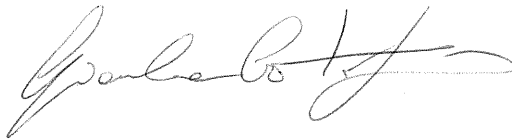
- di possedere altresì i requisiti di indipendenza stabiliti dall'art. 148, comma 3, del Decreto Legislativo n. 58/98 e, in particolare,
  - (i) di non trovarsi nelle condizioni di ineleggibilità e decadenza di cui all'art. 2382 del codice civile;
  - (ii) di non essere coniuge, parente e affine degli amministratori di Datalogic S.p.A;
  - (iii) di non essere né amministratore né coniuge, parente e affine degli amministratori delle Società controllate da Datalogic S.p.A, delle Società che la controllano e di quelle sottoposte a comune controllo;



- (iv) di non essere legato a Datalogic S.p.A o alle Società da questa controllate od alle Società sottoposte a comune controllo ovvero agli amministratori della Società e ai soggetti di cui alle precedenti lettere ii) e iii) da rapporti di lavoro autonomo o subordinato ovvero da altri rapporti di natura patrimoniale o professionale che ne compromettano l'indipendenza.
- 

In Fede

Dott. Gianluca Cristofori

A handwritten signature in black ink, appearing to read 'Gianluca Cristofori', with a stylized flourish at the end.

Verona, li 3 aprile 2009.



# *Curriculum vitae*

**Gianluca Cristofori**, nato a Verona il 18 marzo 1965

- Laurea conseguita presso la facoltà di Economia e Commercio dell'Università degli Studi di Verona con il punteggio di 110/110 con lode
- Iscritto all'Ordine dei Dottori Commercialisti della giurisdizione del Tribunale di Verona e al ruolo dei Revisori contabili
- Socio in “*Cristofori + Partners s.s.t.p.*” con sedi in Verona, Milano e Torino
- Collaboratore del quotidiano *Il Sole 24 Ore* per la stesura di articoli di approfondimento in materia fiscale, di bilancio e societaria
- Direttore scientifico della rivista di approfondimento de *Il Sole 24 Ore* “*Contabilità, Finanza e Controllo*”
- Docente e direttore scientifico del *Master* post - universitario in *Diritto e Pratica Tributaria* de *Il Sole 24 ORE*
- Docente al *Master* post - universitario in *Amministrazione Finanza e Controllo* de *Il Sole 24 ORE*
- Docente in numerosi seminari di formazione e convegni di aggiornamento destinati al personale amministrativo delle imprese e ai professionisti, in materia fiscale e societaria
- Significative esperienze professionali maturate nell’ambito della consulenza in materia fiscale e societaria, nonché nella redazione di pareri
- Autore di libri e altre pubblicazioni, tra cui:
  - *Vademecum della tassazione internazionale* – Il Sole 24 ORE S.p.A. - 1997
  - *Perizie di stima e capital gain* – Il Sole 24 ORE S.p.A. - 1998
  - *Manuale di finanza aziendale* – capitoli relativi alla cessione e affitto d’azienda – Il Sole 24 ORE S.p.A. – 1998
  - *Bilancio consolidato di gruppo* – Guida Normativa – 1999
  - *Dual Income Tax* – Centro Studi Tributarî – 1999, 2000 e 2001
  - *La gestione degli utili societari* – Centro Studi Tributarî – 1999, 2000 e 2001
  - *I sistemi di incentivazione del personale* – capitolo sulle *Stock option* - Centro Studi Tributarî – 2000
  - *Check-up euro* – Il Sole 24 Ore – luglio 2001
  - *La trasformazione delle società* – Capitolo sugli aspetti contabili e di bilancio – EGEA – ottobre 2001

- *Guida completa ai provvedimenti “dei 100 giorni”* – Il Sole 24 Ore – novembre 2001
- *Lo “Scudo fiscale”* – Il Sole 24 ORE S.p.A. – gennaio 2002
- *“Perizie di stima e affrancamento dei valori fiscali”* – Il Sole 24 ORE S.p.A. – marzo 2002
- *“Manuale del Direttore amministrativo”* – Il Sole 24 ORE S.p.A. – Capitolo sugli adempimenti di bilancio 2002
- *Lo “Scudo fiscale”* – Il Sole 24 ORE S.p.A. – febbraio 2003
- *Il Bilancio in forma abbreviata* – Il Sole 24 ORE S.p.A. – giugno 2004
- *Perizie di stima: nuovo regime dei capital gains, affrancamento dei valori fiscali, valutazione delle quote societarie* – Il Sole 24 ORE S.p.A. – giugno 2004
- *Il nuovo Bilancio: tutte le novità* – Il Sole 24 ORE S.p.A. – marzo 2005
- *Manuale di Finanza Straordinaria* – Il Sole 24 ORE S.p.A. – maggio 2006
- *Operazioni di finanza straordinaria* – Il Sole 24 ORE S.p.A. – aprile 2008
- *Operazioni di finanza straordinaria* – Il Sole 24 ORE S.p.A. – aprile 2009

**DICHIARAZIONE DI SUSSISTENZA DEI REQUISITI DI ONORABILITA'  
DI CUI ALL'ART. 2 DEL DECRETO DEL  
MINISTRO DELLA GIUSTIZIA N. 162 IN DATA 30 MARZO 2000  
E  
DI INDIPENDENZA STABILITI DALL'ART. 148, COMMA 3,  
DEL DECRETO LEGISLATIVO N. 58/98**

Il sottoscritto                    Prof. Angelo Manaresi  
Nato a:                            Bologna  
Il:                                  06/12/1962  
residente a:                    Bologna, in via Murri n 89  
C.F.:                              MNRNGL62T06A944C

**DICHIARA**

- di accettare la candidatura alla carica di Amministratore di Datalogic S.p.A;
  - di essere nel pieno possesso dei requisiti di onorabilità previsti dall'art. 2 del Decreto del Ministro della giustizia n. 162 in data 30 marzo 2000 e in particolare, fatti salvi gli effetti della riabilitazione:
1. di non essere stato sottoposto a misure di prevenzione ai sensi della legge 27 dicembre 1956, n. 1423, "*Misure di prevenzione nei confronti delle persone pericolose per la sicurezza e per la pubblica moralità*" o della legge 31 maggio 1965 n. 575, "*Disposizioni contro la mafia*", e successive modificazioni;
  2. di non essere stato condannato con sentenza irrevocabile a pena detentiva per uno dei reati previsti dalle norme che disciplinano l'attività bancaria, finanziaria ed assicurativa e dalle norme che disciplinano i mercati e gli strumenti finanziari, in materia tributaria e di strumenti di pagamento;
  3. di non essere stato condannato con sentenza irrevocabile alla reclusione per uno dei delitti del titolo XI, libro V, del Codice Civile, "*Disposizioni penali in material, Società e consorzi*" e dal R.D. 16 marzo 1942, n. 267, "*Disciplina del fallimento, del concordato preventivo, dell'amministrazione controllata e della liquidazione coatta amministrativa*";
  4. di non essere stato condannato con sentenza irrevocabile alla reclusione non inferiore a sei mesi per un delitto contro la pubblica amministrazione, la fede pubblica, il patrimonio, l'ordine pubblico e l'economia pubblica;
  5. di non essere stato condannato con sentenza irrevocabile alla reclusione non inferiore ad un anno per qualunque delitto non colposo.



## ATTESTA

di possedere inoltre i requisiti per qualificarsi indipendente nei confronti di Datalogic S.p.A sulla base delle Istruzioni al Regolamento dei Mercati Organizzati e Gestiti da Borsa Italiana e, in particolare,

- a. di non intrattenere, né aver intrattenuto (direttamente o indirettamente o per conto terzi) nell'anno in corso e nel precedente, anche attraverso società controllate e/o nelle quali rivesta cariche esecutive, rapporti di natura commerciale con Datalogic S.p.A, con le sue controllate, con i suoi amministratori esecutivi, con l'azionista o il gruppo di azionisti che controllano la predetta Società;
- b. di non rendere, né aver reso nell'anno in corso e nel precedente, neppure in forma associata prestazioni professionali alla Datalogic S.p.A, alle sue controllate, agli amministratori esecutivi, all'azionista o al gruppo di azionisti che controllano la predetta Società;
- c. di non intrattenere, né aver intrattenuto negli ultimi tre anni, rapporti di lavoro subordinato con Datalogic S.p.A, con le sue controllate, con gli amministratori esecutivi, con l'azionista o il gruppo di azionisti che controllano la predetta Società; di non rivestire, né aver rivestito negli ultimi 3 anni incarichi di amministratore esecutivo presso la Datalogic S.p.A, le sue controllate, l'azionista o il gruppo di azionisti che controllano la più volte richiamata Società;
- d. di non essere coniuge o convivente, né essere legato da rapporti di parentela o affinità entro il secondo grado con un amministratore esecutivo della Società o con un azionista che controlla la Società; di non essere coniuge o convivente, né parente di primo grado di un soggetto che si trovi nelle condizioni di cui alle lettere a. e b. della presente dichiarazione;
- e. di non essere titolare, direttamente, indirettamente o per conto di terzi, di partecipazioni azionarie di entità tale da permettergli di esercitare il controllo, o un'influenza notevole sulla Datalogic S.p.A, né di partecipare a patti parasociali per il controllo della Società stessa.

## CERTIFICA

di possedere altresì i requisiti di indipendenza stabiliti dall'art. 148, comma 3, del Decreto Legislativo n. 58/98 e, in particolare,

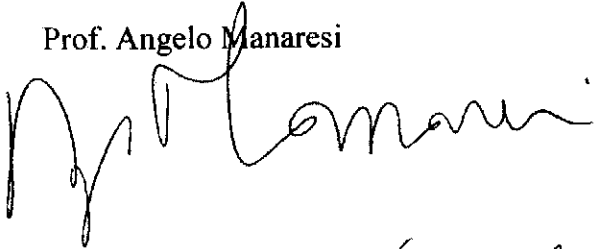
- (i) di non trovarsi nelle condizioni di ineleggibilità e decadenza di cui all'art. 2382 del codice civile;
- (ii) di non essere coniuge, parente e affine degli amministratori di Datalogic S.p.A;
- (iii) di non essere né amministratore né coniuge, parente e affine degli amministratori delle Società controllate da Datalogic S.p.A, delle Società che la controllano e di quelle sottoposte a comune controllo;



- (iv) di non essere legato a Datalogic S.p.A o alle Società da questa controllate od alle Società sottoposte a comune controllo ovvero agli amministratori della Società e ai soggetti di cui alle precedenti lettere ii) e iii) da rapporti di lavoro autonomo o subordinato ovvero da altri rapporti di natura patrimoniale o professionale che ne compromettano l'indipendenza.

In Fede

Prof. Angelo Manaresi



Bologna, li 6 aprile 2009



## Angelo Manaresi - Curriculum Vitae

### ATTIVITA'

- Professore Ordinario di Economia e Gestione delle Imprese presso la Facoltà di Economia dell'Università di Bologna, dove insegna i corsi di Fondamenti di Marketing e di Marketing.
- Presidente del Corso di Laurea in Economia e Marketing nella Facoltà di Economia dell'Università di Bologna.
- Direttore scientifico del Master in Gestione d'Impresa di *Alma Graduate School of Information Technology, Management, and Communication* di Bologna (Consorzio tra Università di Bologna, Fondazione Marconi, Fondazione Carisbo, Consorzio Profingest).
- Insegna Marketing Research nel dottorato di Direzione Aziendale dell'Università di Bologna.
- Insegna, in italiano e in inglese, corsi di Channel Management, Business to Business Marketing, Brand Management e Marketing Internazionale in Master Universitari post-laurea e in attività di management development all'interno di scuole di management, quali Alma Graduate School di Bologna, Escola de Gestão Empresarial (Università Cattolica di Porto, Portogallo).
- Svolge attività di ricerca, docenza e consulenza nella gestione d'impresa e nel marketing management. In particolare, riguardo alla gestione di reti distributive in Italia e all'estero; all'analisi della soddisfazione del consumatore e del comportamento d'acquisto del consumatore; alla creazione, gestione e valutazione delle marche; a problemi di internazionalizzazione e di gestione della presenza internazionale dell'impresa.
- E' membro della *European Marketing Academy*, dell'*Accademia Italiana di Economia Aziendale* e della *Società Italiana di Marketing*.
- E' membro del gruppo redazionale della rivista Sinergie e reviewer.

### FORMAZIONE

- Si è laureato con 110/110 e lode in Economia e Commercio nel 1986 all'Università di Bologna.
- Nel 1986 è stato Exchange Researcher on Small Firm development, S.P.R.U., Science Policy Research Unit, University of Sussex, Falmer-Brighton, UK.
- Nel 1987 ha svolto il servizio militare nel corpo degli Alpini.

- Nel 1988 ha seguito il Corso di Didattica per docenti dell'Accademia Italiana di Economia Aziendale.
- Nel 1989 ha ottenuto una borsa di studio dal CNR per studi manageriali.
- Nel periodo 1989-1993 ha svolto e conseguito il PhD in Economics-Marketing alla London Business School della University of London, con una ricerca dal titolo "Interorganizational relationships in Italian and British franchise channels: a cross-country comparison", sotto la guida e la supervisione dei professori Paddy Parwise, Andrew Ehrenberg, Mark Uncles e John Saunders e ottenendo ogni anno lo Student Award della LBS per rendimento nei corsi e nella ricerca.

#### ATTIVITA' PRECEDENTI

- Dal 1992 al 1999 è stato Ricercatore di Economia e Gestione delle Imprese nella Facoltà di Economia dell'Università di Bologna.
- Nel 1994 è stato Human Capital and Mobility Programme Fellow of the European Union presso l'Istituto de Estudios Superiores de Empresa (IESE), Barcellona, Spagna.
- Dal 1999 al 2001 è stato Professore Associato di Economia e Gestione delle Imprese alla Facoltà di Scienze Statistiche dell'Università di Bologna.
- Ha svolto attività didattica e di ricerca in numerose istituzioni internazionali tra le quali la London Business School (UK), l'Università di Mainz (Germania), L'Istituto de Estudios Superiores de Empresa (IESE) di Barcellona (Spagna), l'Università Cattolica di Porto (Portogallo), LUISS Guido Carli (Roma).
- Ha svolto attività di ricerca, formazione e consulenza in diversi settori industriali per numerose imprese di grandi e medie dimensioni, quali, ad esempio, Fiat Auto Spa, Telecom Italia, Credito Emiliano, Autostrade S.P.A., McDonald's, Ferrari-Maserati,, Volkswagen-Audi Italia, Conad, Gruppo Fontana-Mecbalt, IGD, svolgendo tra gli altri progetti di analisi del mercato, ridefinizione strategica sia a livello business sia a livello corporate.
- E' stato membro del comitato editoriale della rivista Trade Marketing (dal 1996 alla trasformazione del 2000 in Industria e Distribuzione). E' stato membro del comitato editoriale della rivista Industria e Distribuzione (dal 2000 al 2004).

**DICHIARAZIONE DI SUSSISTENZA DEI REQUISITI DI ONORABILITA'  
DI CUI ALL'ART. 2 DEL DECRETO DEL  
MINISTRO DELLA GIUSTIZIA N. 162 IN DATA 30 MARZO 2000  
E  
DI INDIPENDENZA STABILITI DALL'ART. 148, COMMA 3,  
DEL DECRETO LEGISLATIVO N. 58/98**

Il sottoscritto                      Prof. Luigi Di Stefano  
Nato a:                              Brindisi  
Il:                                      25/05/1963  
residente a:                        Bologna, in via Bellinzona, n. 34  
C.F.:                                 DSTLGU63E25B180H

**DICHIARA**

- di accettare la candidatura alla carica di Amministratore di Datalogic S.p.A;
  - di essere nel pieno possesso dei requisiti di onorabilità previsti dall'art. 2 del Decreto del Ministro della giustizia n. 162 in data 30 marzo 2000 e in particolare, fatti salvi gli effetti della riabilitazione;
1. di non essere stato sottoposto a misure di prevenzione ai sensi della legge 27 dicembre 1956, n. 1423, *"Misure di prevenzione nei confronti delle persone pericolose per la sicurezza e per la pubblica moralità"* o della legge 31 maggio 1965 n. 575, *"Disposizioni contro la mafia"*, e successive modificazioni;
  2. di non essere stato condannato con sentenza irrevocabile a pena detentiva per uno dei reati previsti dalle norme che disciplinano l'attività bancaria, finanziaria ed assicurativa e dalle norme che disciplinano i mercati e gli strumenti finanziari, in materia tributaria e di strumenti di pagamento;
  3. di non essere stato condannato con sentenza irrevocabile alla reclusione per uno dei delitti del titolo XI, libro V, del Codice Civile, *"Disposizioni penali in materia, Società e consorzi"* e dal R.D. 16 marzo 1942, n. 267, *"Disciplina del fallimento, del concordato preventivo, dell'amministrazione controllata e della liquidazione coatta amministrativa"*;
  4. di non essere stato condannato con sentenza irrevocabile alla reclusione non inferiore a sei mesi per un delitto contro la pubblica amministrazione, la fede pubblica, il patrimonio, l'ordine pubblico e l'economia pubblica;
  5. di non essere stato condannato con sentenza irrevocabile alla reclusione non inferiore ad un anno per qualunque delitto non colposo.



## ATTESTA

- di possedere inoltre i requisiti per qualificarsi indipendente nei confronti di Datalogic S.p.A sulla base delle Istruzioni al Regolamento dei Mercati Organizzati e Gestiti da Borsa Italiana e, in particolare,
  - a. di non intrattenere, né aver intrattenuto (direttamente o indirettamente o per conto terzi) nell'anno in corso e nel precedente, anche attraverso società controllate e/o nelle quali rivesta cariche esecutive, rapporti di natura commerciale con Datalogic S.p.A, con le sue controllate, con i suoi amministratori esecutivi, con l'azionista o il gruppo di azionisti che controllano la predetta Società;
  - b. di non rendere, né aver reso nell'anno in corso e nel precedente, neppure in forma associata prestazioni professionali alla Datalogic S.p.A, alle sue controllate, agli amministratori esecutivi, all'azionista o al gruppo di azionisti che controllano la predetta Società;
  - c. di non intrattenere, né aver intrattenuto negli ultimi tre anni, rapporti di lavoro subordinato con Datalogic S.p.A, con le sue controllate, con gli amministratori esecutivi, con l'azionista o il gruppo di azionisti che controllano la predetta Società; di non rivestire, né aver rivestito negli ultimi 3 anni incarichi di amministratore esecutivo presso la Datalogic S.p.A, le sue controllate, l'azionista o il gruppo di azionisti che controllano la più volte richiamata Società;
  - d. di non essere coniuge o convivente, né essere legato da rapporti di parentela o affinità entro il secondo grado con un amministratore esecutivo della Società o con un azionista che controlla la Società; di non essere coniuge o convivente, né parente di primo grado di un soggetto che si trovi nelle condizioni di cui alle lettere a. e b. della presente dichiarazione;
  - e. di non essere titolare, direttamente, indirettamente o per conto di terzi, di partecipazioni azionarie di entità tale da permettergli di esercitare il controllo, o un'influenza notevole sulla Datalogic S.p.A, né di partecipare a patti parasociali per il controllo della Società stessa.

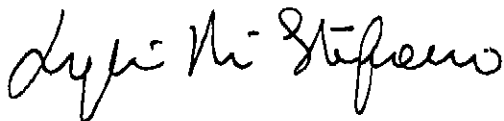
## CERTIFICA

- di possedere altresì i requisiti di indipendenza stabiliti dall'art. 148, comma 3, del Decreto Legislativo n. 58/98 e, in particolare,
  - (i) di non trovarsi nelle condizioni di ineleggibilità e decadenza di cui all'art. 2382 del codice civile;
  - (ii) di non essere coniuge, parente e affine degli amministratori di Datalogic S.p.A;
  - (iii) di non essere né amministratore né coniuge, parente e affine degli amministratori delle Società controllate da Datalogic S.p.A, delle Società che la controllano e di quelle sottoposte a comune controllo;

- (iv) di non essere legato a Datalogic S.p.A o alle Società da questa controllate od alle Società sottoposte a comune controllo ovvero agli amministratori della Società e ai soggetti di cui alle precedenti lettere ii) e iii) da rapporti di lavoro autonomo o subordinato ovvero da altri rapporti di natura patrimoniale o professionale che ne compromettano l'indipendenza.

In Fede

Prof. Luigi Di Stefano



Bologna, li 06/04/2003

# CURRICULUM VITAE ET STUDIORUM

DI LUGI DI STEFANO

APRILE 2009

Curriculum Vitae et Studiorum.....	1
1    Dati Personali e Stato di Servizio .....	2
1.1    Dati personali .....	2
1.2    Indirizzo di lavoro.....	2
1.3    Carriera scolastica e titoli acquisiti .....	2
1.4    Posizioni accademiche .....	2
2    Attività Didattica.....	3
2.1    Introduzione .....	3
2.2    Prospetto dell'attività didattica in insegnamenti per corsi di laurea e diploma .....	3
2.3    Attività didattica in percorsi di formazione post-laurea.....	8
3    Attività di Ricerca .....	10
3.1    Prospetto dell'attività di ricerca .....	10
3.2    Partecipazione e coordinamento di progetti di ricerca.....	13
3.3    Altre informazioni inerenti l'attività di ricerca .....	17
3.3.1    Borse di studio ed incarichi di ricerca in Italia ed all'Esteri .....	17
3.3.2    Premi di ricerca .....	17
3.3.3    Principali collaborazioni con altri gruppi di ricerca.....	17
3.3.4    Altri progetti e collaborazioni .....	18
3.3.5    Organizzazione di convegni scientifici .....	18
3.3.6    Revisione di articoli per riviste e congressi internazionali .....	19
4    Pubblicazioni e Brevetti .....	20
4.1    Riviste internazionali .....	20
4.2    Contributi in volumi.....	20
4.3    Congressi internazionali revisionati.....	21
4.4    Congressi nazionali .....	27
4.5    Tesi di dottorato .....	28
4.6    Articoli attualmente sottomessi per la pubblicazione in sedi internazionali.....	28
4.7    Brevetti.....	29

# 1 DATI PERSONALI E STATO DI SERVIZIO

## 1.1 Dati personali

Nato a Brindisi il 25 Maggio 1963.

Codice Fiscale: DSTLGU63E25B180H.

Cittadinanza: Italiana

Stato Civile: Coniugato con un figlio.

Residenza e Domicilio: Bologna, Via Bellinzona 34, CAP. 40135, Tel. 051-6440376.

## 1.2 Indirizzo di lavoro

Dipartimento di Elettronica, Informatica e Sistemistica (DEIS)

Viale Risorgimento 2 - 41136 Bologna

Tel: 051-2093546 , Fax: 051- 2093073

Email: luigi.distefano@unibo.it

URL: <http://www.deis.unibo.it>

## 1.3 Carriera scolastica e titoli acquisiti

- Maturità Scientifica conseguita il 29 Luglio 1982 presso il Liceo Scientifico T. Monticelli di Brindisi con la votazione di 58/60.
- Laurea in Ingegneria Elettronica conseguita l' 11 Ottobre 1989, presso l'Università degli Studi di Bologna con la votazione di 100/100 e Lode. Tesi dal titolo “Studio ed implementazione di algoritmi di filtraggio ed estrazione dei contorni da immagini” (Relatore: Prof. Tullio Salmon Cinotti).
- Abilitazione all'esercizio della professione di Ingegnere conseguita superando l'Esame di Stato nel Novembre 1990.
- Titolo di Dottore di Ricerca in Ingegneria Elettronica ed Informatica (VI ciclo) conseguito il 16 Settembre 1994 presso l'Università degli Studi di Bologna. Tesi dal titolo “Un sistema di visione basato su una matrice di processori SIMD” (Tutor: Prof. Tullio Salmon Cinotti).

## 1.4 Posizioni accademiche

- Ricercatore del settore scientifico disciplinare ING/INF 05 (*Sistemi di Elaborazione delle Informazioni*) dal 1 Luglio 1994 al 30 Settembre 2001 presso la Facoltà di Ingegneria dell'Università di Bologna.
- Research Fellow presso il Department of Electronics and Electrical Engineering (EEE) del Trinity College di Dublino, dal Luglio 1995 al Dicembre 1995 (6 mesi) nell'ambito del Programma Europeo Human Capital and Mobility (HCM). Durante tale periodo ha usufruito di un congedo straordinario senza assegni per motivi di studio dall'Università di Bologna.
- Professore Associato del settore scientifico disciplinare ING/INF 05 (*Sistemi di Elaborazione delle Informazioni*) dal 1 Ottobre 2001, *confermato* dal 1 Ottobre 2004, presso la Facoltà di Ingegneria dell'Università di Bologna.

## 2 ATTIVITÀ DIDATTICA

### 2.1 Introduzione

Luigi Di Stefano ha svolto attività didattica in insegnamenti del raggruppamento ING/INF05 (Sistemi di elaborazione delle informazioni) presso la Facoltà di Ingegneria dell'Università di Bologna, la Sede di Cesena della Facoltà di Ingegneria dell'Università di Bologna (dall'a.a. 2002/2003 II Facoltà di Ingegneria dell'Università di Bologna) e la Facoltà di Ingegneria dell'Università di Modena. In tale ambito egli ha svolto attività in insegnamenti per Corsi di Laurea (Vecchio e Nuovo Ordinamento, Specialistica) e Diploma Universitario del settore dell'Ingegneria dell'Informazione (Ingegneria Elettronica, Informatica, delle Telecomunicazioni, dell'Automazione, Biomedica). L'attività è consistita inizialmente in seminari ed assistenza alla didattica, poi, a partire dall'a.a. 1997/98, nello svolgimento di insegnamenti come professore a contratto, supplente o titolare.

Inoltre, egli ha svolto attività didattica in varie forme nell'ambito di percorsi di formazione post-laurea. In particolare, è membro del Collegio dei Docenti del Dottorato Europeo in Tecnologie dell'Informazione dell'Università di Bologna, ha seguito in qualità di tutor numerosi studenti di Dottorato ed Assegnisti di Ricerca, ha organizzato e tenuto corsi di specializzazione per laureati.

### 2.2 Prospetto dell'attività didattica in insegnamenti per corsi di laurea e diploma

Si riporta qui di seguito un prospetto organizzato per anno accademico dell'attività didattica svolta da Luigi Di Stefano in insegnamenti per Corsi di Laurea (C.d.L.), di Laurea Specialistica (C.d.L.S.) e di Diploma Universitario (D.U.). Gli insegnamenti per C.d.L. indicati come VOD (Vecchio Ordinamento Didattico) e NOD (Nuovo Ordinamento Didattico) hanno una durata rispettivamente di circa 100 ore e 60 ore (6 CFU), gli insegnamenti per C.d.L.S. una durata di circa 60 ore (6 CFU), quelli per D.U. di circa 50 ore.

#### **Anno accademico 2007/2008:**

- Insegnamento di Calcolatori Elettronici LA per i C.d.L. in Ingegneria delle Telecomunicazioni ed Ingegneria dell'Automazione. NOD. Facoltà di Ingegneria, Università di Bologna. Titolarità.
- Insegnamento di Elaborazione dell'Immagine LS per i C.d.L.S. in Ingegneria Informatica, Ingegneria delle Telecomunicazioni ed Ingegneria dell'Automazione. Facoltà di Ingegneria, Università di Bologna. Titolarità.

#### **Anno accademico 2006/2007:**

- Insegnamento di Calcolatori Elettronici LA per i C.d.L. in Ingegneria delle Telecomunicazioni ed Ingegneria dell'Automazione. NOD. Facoltà di Ingegneria, Università di Bologna. Titolarità.
- Insegnamento di Elaborazione dell'Immagine LS per i C.d.L.S. in Ingegneria Informatica, Ingegneria delle Telecomunicazioni ed Ingegneria dell'Automazione. Facoltà di Ingegneria, Università di Bologna. Titolarità.

#### **Anno accademico 2005/2006:**

- Insegnamento di Calcolatori Elettronici LA per i C.d.L. in Ingegneria delle Telecomunicazioni ed Ingegneria dell'Automazione. NOD. Facoltà di Ingegneria, Università di Bologna. Titolarità.
- Insegnamento di Elaborazione dell'Immagine LS per i C.d.L.S. in Ingegneria Informatica, Ingegneria delle Telecomunicazioni ed Ingegneria dell'Automazione. Facoltà di Ingegneria, Università di Bologna. Titolarità.
- Insegnamento di Calcolatori Elettronici LA per i C.d.L. in Ingegneria Elettronica, Ingegneria Informatica ed Ingegneria delle Telecomunicazioni. NOD. II Facoltà di Ingegneria (Cesena), Università di Bologna. Supplenza.

#### **Anno accademico 2004/2005:**

- Insegnamento di Calcolatori Elettronici LA per i C.d.L. in Ingegneria delle Telecomunicazioni ed Ingegneria dell'Automazione. NOD. Facoltà di Ingegneria, Università di Bologna. Titolarità.
- Insegnamento di Elaborazione dell'Immagine LS per i C.d.L.S. in Ingegneria Informatica, Ingegneria delle Telecomunicazioni ed Ingegneria dell'Automazione. Facoltà di Ingegneria, Università di Bologna. Titolarità.
- Insegnamento di Calcolatori Elettronici LA per i C.d.L. in Ingegneria Elettronica, Ingegneria Informatica ed Ingegneria delle Telecomunicazioni. NOD. II Facoltà di Ingegneria (Cesena), Università di Bologna. Supplenza.

#### **Anno accademico 2003/2004:**

- Insegnamento di Calcolatori Elettronici LA per i C.d.L. in Ingegneria delle Telecomunicazioni ed Ingegneria dell'Automazione. NOD. Facoltà di Ingegneria, Università di Bologna. Titolarità.
- Insegnamento di Elaborazione dell'Immagine LS per i C.d.L.S. in Ingegneria Informatica, Ingegneria delle Telecomunicazioni ed Ingegneria dell'Automazione. Facoltà di Ingegneria, Università di Bologna. Titolarità.

#### **Anno accademico 2002/2003:**

- Insegnamento di Reti Logiche LA per il C.d.L. in Ingegneria Elettronica. NOD. Facoltà di Ingegneria, Università di Bologna. Titolarità.
- Insegnamento di Reti Logiche LA per i C.d.L. in Ingegneria Biomedica, Ingegneria Elettronica, Ingegneria Informatica ed Ingegneria delle Telecomunicazioni. NOD. II Facoltà di Ingegneria (Cesena), Università di Bologna. Titolarità.

#### **Anno accademico 2001/2002:**

- Insegnamento di Calcolatori Elettronici I per i C.d.L. in Ingegneria Elettronica, Ingegneria Informatica ed Ingegneria delle Telecomunicazioni. Allievi A-K. VOD. Facoltà di Ingegneria, Università di Bologna. Titolarità.
- Insegnamento di Calcolatori Elettronici LA per il C.d.L. in Ingegneria delle Telecomunicazioni. NOD. Facoltà di Ingegneria, Università di Bologna. Titolarità.
- Insegnamento di Sistemi in Tempo Reale per il C.d.L. in Ingegneria Informatica. NOD. Facoltà di Ingegneria-Sede di Cesena, Università di Bologna. Supplenza.

#### **Anno accademico 2000/2001:**

- Insegnamento di Calcolatori Elettronici I per i C.d.L. in Ingegneria Elettronica, Ingegneria Informatica ed Ingegneria delle Telecomunicazioni. Allievi A-K. VOD. Facoltà di Ingegneria, Università di Bologna. Supplenza come ricercatore confermato.

- Insegnamento di Calcolatori Elettronici LA per i C.d.L. in Ingegneria Elettronica, Ingegneria Informatica ed Ingegneria delle Telecomunicazioni. Allievi A-K. NOD. Facoltà di Ingegneria, Università di Bologna. Supplenza come ricercatore confermato.
- Insegnamento di Sistemi di Elaborazione per il D.U. in Ingegneria Informatica ed Automatica. Facoltà di Ingegneria-Sede di Cesena, Università di Bologna. Supplenza come ricercatore confermato.

#### **Anno accademico 1999/2000:**

- Insegnamento di Reti Logiche per i C.d.L. in Ingegneria Informatica ed Ingegneria delle Telecomunicazioni. Allievi L-Z. VOD. Facoltà di Ingegneria, Università di Bologna. Supplenza come ricercatore confermato.
- Assistenza alla didattica per il corso di Calcolatori Elettronici I (titolare Prof. Tullio Salmon Cinotti) per i C.d.L. di Ingegneria Elettronica, Ingegneria Informatica ed Ingegneria delle Telecomunicazioni. Allievi L-Z. VOD. Facoltà di Ingegneria, Università di Bologna. Attività svolta nell'ambito dei compiti didattici attribuiti dalla Facoltà ai ricercatori.
- Assistenza alla didattica per il corso di Calcolatori Elettronici (titolare Ing. Paola Chientaroli) per i D.U. in Ingegneria Elettronica, Ingegneria Informatica ed Ingegneria delle Telecomunicazioni. Facoltà di Ingegneria-Sede di Cesena. Università di Bologna. Attività svolta nell'ambito dei compiti didattici attribuiti dalla Facoltà ai ricercatori.

#### **Anno accademico 1998/1999:**

- Insegnamento di Sistemi di Elaborazione per i C.d.L. in Ingegneria Informatica ed Ingegneria Elettronica. VOD. Facoltà di Ingegneria, Università di Bologna. Supplenza come ricercatore confermato.
- Assistenza alla didattica per il corso di Calcolatori Elettronici I (titolare Prof. Giovanni Neri) per i C.d.L. di Ingegneria Elettronica, Ingegneria Informatica ed Ingegneria delle Telecomunicazioni. Allievi A-K. VOD. Facoltà di Ingegneria, Università di Bologna. Attività svolta nell'ambito dei compiti didattici attribuiti dalla Facoltà ai ricercatori.
- Assistenza alla didattica per il corso di Calcolatori Elettronici I (titolare Prof. Tullio Salmon Cinotti) per i C.d.L. di Ingegneria Elettronica, Ingegneria Informatica ed Ingegneria delle Telecomunicazioni. Allievi L-Z. VOD. Facoltà di Ingegneria, Università di Bologna. Attività svolta nell'ambito dei compiti didattici attribuiti dalla Facoltà ai ricercatori.

#### **Anno accademico 1997/1998:**

- Insegnamento di Teoria e Tecniche di Elaborazione dell'Immagine per il C.d.L. in Ingegneria Informatica. VOD. Facoltà di Ingegneria, Università di Modena. Professore a contratto.
- Assistenza alla didattica per il corso di Calcolatori Elettronici I (titolare Prof. Giovanni Neri) per i C.d.L. di Ingegneria Elettronica, Ingegneria Informatica ed Ingegneria delle Telecomunicazioni. Allievi A-K. VOD. Facoltà di Ingegneria, Università di Bologna. Attività svolta nell'ambito dei compiti didattici attribuiti dalla Facoltà ai ricercatori.
- Assistenza alla didattica per il corso di Calcolatori Elettronici I (titolare Prof. Tullio Salmon Cinotti) per i C.d.L. di Ingegneria Elettronica, Ingegneria Informatica ed Ingegneria delle Telecomunicazioni. Allievi L-Z. VOD. Facoltà di Ingegneria, Università di Bologna. Attività svolta nell'ambito dei compiti didattici attribuiti dalla Facoltà ai ricercatori.

#### **Anno accademico 1996/1997:**

- Assistenza alla didattica per il corso di Calcolatori Elettronici I (titolare Prof. Giovanni Neri) per i C.d.L. di Ingegneria Elettronica, Ingegneria Informatica ed Ingegneria delle Telecomunicazioni. Allievi A-K. VOD. Facoltà di Ingegneria, Università di Bologna. Attività svolta nell'ambito dei compiti didattici attribuiti dalla Facoltà ai ricercatori.

- Assistenza alla didattica per il corso di *Calcolatori Elettronici I* (titolare Prof. Tullio Salmon Cinotti) per i C.d.L. di Ingegneria Elettronica, Ingegneria Informatica ed Ingegneria delle Telecomunicazioni. Allievi L-Z. VOD. Facoltà di Ingegneria, Università di Bologna. Attività svolta nell'ambito dei compiti didattici attribuiti dalla Facoltà ai ricercatori.
- Assistenza alla didattica per il corso di *Sistemi di Elaborazione* (titolare Prof. Giovanni Neri) per il D.U. in Ingegneria Informatica ed Automatica. Facoltà di Ingegneria–Sede di Cesena, Università di Bologna. Attività svolta nell'ambito dei compiti didattici attribuiti dalla Facoltà ai ricercatori.
- Assistenza alla didattica per il corso di *Calcolatori Elettronici* (titolare Ing. Paola Chientaroli) per i D.U. in Ingegneria Elettronica, Ingegneria Informatica ed Ingegneria delle Telecomunicazioni. Facoltà di Ingegneria-Sede di Cesena. Università di Bologna. Attività svolta nell'ambito dei compiti didattici attribuiti dalla Facoltà ai ricercatori.

#### **Anno accademico 1995/1996:**

- Assistenza alla didattica per il corso di *Calcolatori Elettronici I* (titolare Prof. Giovanni Neri) per i C.d.L. di Ingegneria Elettronica, Ingegneria Informatica ed Ingegneria delle Telecomunicazioni. Allievi A-K. VOD. Facoltà di Ingegneria, Università di Bologna. Attività svolta nell'ambito dei compiti didattici attribuiti dalla Facoltà ai ricercatori.
- Assistenza alla didattica per il corso di *Calcolatori Elettronici I* (titolare Prof. Tullio Salmon Cinotti) per i C.d.L. di Ingegneria Elettronica, Ingegneria Informatica ed Ingegneria delle Telecomunicazioni. Allievi L-Z. VOD. Facoltà di Ingegneria, Università di Bologna. Attività svolta nell'ambito dei compiti didattici attribuiti dalla Facoltà ai ricercatori.
- Assistenza alla didattica per il corso di *Sistemi di Elaborazione* (titolare Prof. Tullio Salmon Cinotti) per il D.U. in Ingegneria Informatica ed Automatica. Facoltà di Ingegneria–Sede di Cesena, Università di Bologna. Attività svolta nell'ambito dei compiti didattici attribuiti dalla Facoltà ai ricercatori.

#### **Anno accademico 1994/1995:**

- Assistenza alla didattica per il corso di *Calcolatori Elettronici I* (titolare Prof. Giovanni Neri) per i C.d.L. di Ingegneria Elettronica, Ingegneria Informatica ed Ingegneria delle Telecomunicazioni. Allievi A-K. VOD. Facoltà di Ingegneria, Università di Bologna. Attività svolta nell'ambito dei compiti didattici attribuiti dalla Facoltà ai ricercatori.
- Assistenza alla didattica per il corso di *Calcolatori Elettronici I* (titolare Prof. Tullio Salmon Cinotti) per i C.d.L. di Ingegneria Elettronica, Ingegneria Informatica ed Ingegneria delle Telecomunicazioni. Allievi L-Z. VOD. Facoltà di Ingegneria, Università di Bologna. Attività svolta nell'ambito dei compiti didattici attribuiti dalla Facoltà ai ricercatori.
- Assistenza alla didattica per il corso di *Calcolatori Elettronici* (titolare Prof. Tullio Salmon Cinotti) per i D.U. in Ingegneria Elettronica, Ingegneria Informatica ed Ingegneria delle Telecomunicazioni. Facoltà di Ingegneria–Sede di Cesena, Università di Bologna. Attività svolta nell'ambito dei compiti didattici attribuiti dalla Facoltà ai ricercatori.

#### **Anno accademico 1993/1994:**

- Attività seminariale per il corso di *Calcolatori Elettronici I* (titolare Prof. Giovanni Neri) per i C.d.L. di Ingegneria Elettronica, Ingegneria Informatica ed Ingegneria delle Telecomunicazioni. Allievi A-K. VOD. Facoltà di Ingegneria, Università di Bologna.
- Attività seminariale per il corso di *Calcolatori Elettronici I* (titolare Prof. Tullio Salmon Cinotti) per i C.d.L. di Ingegneria Elettronica, Ingegneria Informatica ed Ingegneria delle Telecomunicazioni. Allievi L-Z. VOD. Facoltà di Ingegneria, Università di Bologna.
- Attività seminariale per il corso di *Reti Logiche* (titolare Prof. Tullio Salmon Cinotti) per i D.U. in Ingegneria Elettronica, Ingegneria Informatica ed Ingegneria delle Telecomunicazioni. Facoltà di Ingegneria–Sede di Cesena, Università di Bologna.



**Anno accademico 1992/1993:**

- Attività seminariale per il corso di *Calcolatori Elettronici I* (titolare Prof. Giovanni Neri) per i C.d.L. di Ingegneria Elettronica, Ingegneria Informatica ed Ingegneria delle Telecomunicazioni. Allievi A-K. VOD. Facoltà di Ingegneria, Università di Bologna.
- Attività seminariale per il corso di *Calcolatori Elettronici I* (titolare Prof. Tullio Salmon Cinotti) per i C.d.L. di Ingegneria Elettronica, Ingegneria Informatica ed Ingegneria delle Telecomunicazioni. Allievi L-Z. VOD. Facoltà di Ingegneria, Università di Bologna.
- Attività seminariale per il corso di *Reti Logiche* (titolare Prof. Tullio Salmon Cinotti) per i per i D.U. in Ingegneria Elettronica, Ingegneria Informatica ed Ingegneria delle Telecomunicazioni. Facoltà di Ingegneria–Sede di Cesena, Università di Bologna.

**Anno accademico 1991/1992:**

- Attività seminariale per il corso di *Calcolatori Elettronici I* (titolare Prof. Giovanni Neri) per i C.d.L. di Ingegneria Elettronica, Ingegneria Informatica ed Ingegneria delle Telecomunicazioni. Allievi A-K. VOD. Facoltà di Ingegneria, Università di Bologna.
- Attività seminariale per il corso di *Calcolatori Elettronici I* (titolare Prof. Tullio Salmon Cinotti) per i C.d.L. di Ingegneria Elettronica, Ingegneria Informatica ed Ingegneria delle Telecomunicazioni. Allievi L-Z. VOD. Facoltà di Ingegneria, Università di Bologna.

**Anno accademico 1990/1991:**

- Attività seminariale per il corso di *Calcolatori Elettronici I* (titolare Prof. Giovanni Neri) per i C.d.L. di Ingegneria Elettronica, Ingegneria Informatica ed Ingegneria delle Telecomunicazioni. Allievi A-K. VOD. Facoltà di Ingegneria, Università di Bologna.
- Attività seminariale per il corso di *Calcolatori Elettronici I* (titolare Prof. Tullio Salmon Cinotti) per i C.d.L. di Ingegneria Elettronica, Ingegneria Informatica ed Ingegneria delle Telecomunicazioni. Allievi L-Z. VOD. Facoltà di Ingegneria, Università di Bologna.

## 2.3 Attività didattica in percorsi di formazione post-laurea

- Dall'a.a. 2003/2004 Membro del Collegio dei Docenti del Dottorato Europeo in Tecnologie dell'Informazione (vedi sito <http://www.edith-eu.org/>), organizzato dal Centro di Ricerca sui Sistemi Elettronici per l'Ingegneria dell'informazione e delle Telecomunicazioni "Ercole De Castro" (ARCES).
- Membro della commissione esaminatrice per il conseguimento del titolo di Dottore di Ricerca in Informatica e Telecomunicazioni presso l'Università di Trento del Dott. Michele Zanin. (Marzo 2006).
- Co-Tutor di Dottorato (insieme al prof. Tullio Salmon Cinotti) del Dr. Samuele Salti (XXIII Ciclo, a.a. 07/08...).
- Tema: "Analisi tridimensionale del movimento da sequenze di immagini".
- Co-Tutor di Dottorato (insieme al prof. Tullio Salmon Cinotti) del Dr. Federico Tombari (XXI Ciclo, a.a. 05/06, 06/07, 07/08).
- Tema: "Misure e tecniche computazionali per la corrispondenza visuale".
- Tutor di Dottorato del Dr. Pietro Azzari (XXI Ciclo, a.a. 05/06, 06/07, 07/08).
- Tema: "Ricostruzione ed inferenza da corrispondenze fra pixel: teoria ed applicazioni"
- Tutor di Dottorato del Dr. Alessandro Lanza (XIX Ciclo, a.a. 03/04, 04/05, 05/06).
- Tema: "Rilevazione del movimento in sequenze video a toni di grigio"
- Co-Tutor di Dottorato (insieme al prof. Giovanni Neri) del Dr. Stefano Mattoccia (XIV Ciclo, a.a. 98/99, 99/00, 00/01).
- Tema: "Analisi in tempo reale di sequenze video"
- Tutor di Assegno di Ricerca del Dr. Alioscia Petrelli (Settembre 2008 - Settembre 2009)
- Piano di formazione: "Studio ed implementazione di algoritmi di analisi dell'immagine per il controllo qualità nel processo di decorazione ceramica"
- Tutor di Assegno di Ricerca del Dr. Alessandro Lanza (Maggio 2007-Maggio 2009).
- Piano di formazione: "Rilevamento robusto del movimento e tracciamento di oggetti in sequenze video"
- Tutor di Assegno di Ricerca del Dr. Pietro Azzari (Aprile 2005-Dicembre 2005)
- Piano di formazione: "Studio e sviluppo di algoritmi di visione artificiale per applicazioni di sicurezza in ambiente industriale"
- Tutor di Assegno di Ricerca del Dr. Martino Mola (Aprile 2003 – Aprile 2005)
- Piano di formazione: "Sistemi avanzati per la videosorveglianza"
- Co-Tutor di Assegno di Ricerca (insieme al prof. Tullio Salmon Cinotti) del Dr. Stefano Mattoccia (Gennaio 2002 – Gennaio 2004)
- Piano di formazione: "Algoritmi stereo per l'analisi real-time di sequenze video"
- Responsabile Scientifico del Progetto di Formazione "Visione Computazionale e Controllo dei Processi Industriali". Percorso formativo di circa 1200 ore comprendenti didattica

frontale, esercitazioni, affiancamento alla ricerca e training on-the-job in collaborazione con l'azienda SYSTEM SPA di Fiorano (MO). Il progetto è stato finanziato dal MIUR nell'ambito del programma HI-MECH (Maggio 2009 – Maggio 2010).

- Progettazione di un percorso formativo (120 ore) in “Information Technology” (Programmazione C/C++, Computer Vision, Database Multimediali) per il Master MIMA (Metodologie Innovative per la Manutenzione Aeronautica) tenutosi presso il CIRA (Centro Italiano Ricerche Aerospaziali – [www.cira.it](http://www.cira.it)). Ottobre-Novembre 2007.
- Docenza (32 ore) nel modulo di Computer Vision nell'ambito del percorso in Information Technology del sopracitato Master MIMA.
- Progettazione del modulo “Codifica e decodifica digitale di immagini” (24 ore) per il corso di specializzazione per laureati previsto nell'ambito del Progetto DISTEF (Dispositivi Integrati per registrare la Storia Termica del Farmaco), coordinato dall'azienda IMA SpA. Febbraio-Marzo 2008.
- Docenza (8 ore) nel sopracitato modulo “Codifica e decodifica digitale di immagini” nell'ambito del Progetto DISTEF.

## 3 ATTIVITÀ DI RICERCA

### 3.1 Prospetto dell'attività di ricerca

Luigi Di Stefano svolge attività di ricerca nell'ambito dell'elaborazione di immagini e la visione artificiale. Nel corso degli anni ha affrontato sia tematiche inerenti le architetture hardware dedicate al trattamento delle immagini sia tematiche di natura software, computazionale ed algoritmica. L'attività di ricerca di Luigi Di Stefano si è svolta nel contesto dei progetti riportati nel paragrafo 3.2 e può essere inquadrata nelle seguenti sette tematiche principali:

- **Architetture ed algoritmi paralleli per la visione artificiale**
- **Metodologie e sistemi di visione per applicazioni industriali avanzate**
- **Sistema di ausilio per videolesi basato sulla visione 3D**
- **Analisi video per applicazioni di videosorveglianza e monitoraggio**
- **Ricostruzione 3D mediante tecniche di visione artificiale**
- **Algoritmi per la corrispondenza visuale**
- **Metodologie per la registrazione di immagini ed applicazioni**

Si riporta qui di seguito una sintesi delle attività svolte e dei risultati conseguiti nell'ambito di ciascuna di tali tematiche.

- **Architetture ed algoritmi paralleli per la visione artificiale.** La complessità computazionale dei problemi di visione unita ai vincoli di tempo reale che caratterizzano numerose applicazioni rendono strettamente correlate la ricerca sui modelli e gli algoritmi e quella sulle architetture parallele ed avanzate atte a supportarli in modo efficiente. Questa considerazione ha costituito la motivazione alla base della ricerca sulla presente tematica, condotta nel quinquennio 1990-1995 sotto la guida del proff. Neri e Salmon Cinotti, nell'ambito del Dottorato di Ricerca e dei progetti [PR.2],[PR.3],[PR.4],[PR.5],[PR.6]. In questo contesto Luigi Di Stefano ha contribuito allo sviluppo di un prototipo di una macchina parallela di tipo SIMD, collaborando alla progettazione dell'architettura, alla realizzazione dell'hardware e del software di base, allo sviluppo di algoritmi ad elevato parallelismo adatti all'architettura nonché alla modellazione delle prestazioni. I risultati di tale attività di ricerca sono stati pubblicati in congressi e riviste internazionali (tra cui *Journal of Parallel and Distributed Computing*).
- **Metodologie e sistemi di visione per applicazioni industriali avanzate.** Luigi Di Stefano ha condotto le primissime ricerche nell'ambito di questa tematica nel 1990, nel contesto del progetto [PR.1], sviluppando algoritmi adattativi e statistici per la segmentazione dell'immagine ed algoritmi per la correzione della distorsione prospettica in immagini binarie. Successivamente, nel secondo semestre del 1995, ha trascorso un soggiorno di ricerca presso il Trinity College di Dublino, a seguito della vittoria di una borsa post-dottorato finanziata dall'Unione Europea nell'ambito del Programma denominato Human Capital and Mobility (HCM). In tale ambito, il lavoro svolto presso il Trinity College sotto la guida del prof. Boland ha riguardato l'impiego di tecniche di luce strutturata per

l'ispezione 3D di circuiti stampati in tecnologia Surface Mount (progetto [PR.7]), ed ha portato a diverse pubblicazioni (tra cui la rivista *Machine Vision and Applications*). Il Prof. Boland ha espresso un giudizio molto positivo sull'attività svolta, dichiarando di offrire pieno supporto alla carriera accademica di Luigi Di Stefano (vedi **Errore. L'origine riferimento non è stata trovata.**). La tematica relativa alle applicazioni industriali avanzate è stata poi costantemente sviluppata negli anni successivi, in particolare nell'ambito dei progetti [PR.10],[PR.12],[PR.13], [PR.15],[PR.17],[PR.18],[PR.22], ed è tuttora uno degli interessi di ricerca di Luigi Di Stefano. La ricerca in tale tematica ha affrontato problematiche quali l'individuazione di *fiducial* di allineamento nel processo di fabbricazione di circuiti stampati, il controllo qualità nel settore ceramico e l'impiego della visione nel settore della sicurezza industriale. La ricerca è stata principalmente condotta in progetti in collaborazione con aziende (tra cui AUREL, DATASENSOR, SYSTEM) di cui Luigi Di Stefano è stato (o è) responsabile scientifico ed ha portato a diversi brevetti (o domande di brevetto attualmente in fase di esame da parte degli enti preposti all'eventuale rilascio).

- **Sistema di ausilio per videolesi basato sulla visione 3D.** Nel triennio 1996-1998 l'attività di ricerca di Luigi Di Stefano è stata principalmente incentrata sulla presente tematica, sviluppata nell'ambito dei progetti [PR.8],[PR.9],[PR.11]. Si è trattato di una ricerca particolarmente innovativa e fortemente interdisciplinare, condotta in collaborazione con il Gruppo di Robotica del DEIS, coordinato dai proff. Bonivento e Melchiorri, e con i Gruppi presso il DIEM Dipartimento di Ingegneria Meccanica) ed il DM (Dipartimento di Matematica), coordinati rispettivamente dai proff. Vassura e Ferri. La ricerca ha portato alla realizzazione di un prototipo di un sistema indossabile, denominato VIDET (Video DEcoder by Touch), in grado di fornire ad un soggetto videoleso un modello virtuale dell'ambiente circostante percepibile per via tattile. In questo ambito, Luigi Di Stefano si è occupato dello sviluppo degli algoritmi di visione stereoscopia idonei ad ottenere in tempo reale una ricostruzione 3D dell'ambiente circostante. L'attività di ricerca ha portato a pubblicazioni in numerose sedi internazionali (tra cui la rivista *Real Time Imaging*) ed i principali risultati ottenuti sono ancora visionabili nella home page del "Progetto VIDET" (<http://www-lar.deis.unibo.it/activities/videt/>).
- **Analisi video per applicazioni di videosorveglianza e monitoraggio.** La ricerca relativa a questa tematica ha avuto inizio nel 1998, nell'ambito del progetto [PR.12], con i primi lavori sulla rilevazione ed il tracciamento di veicoli orientati allo sviluppo di TMS (Traffic Monitoring System). Nel corso degli anni successivi Luigi Di Stefano ha poi svolto una intensa attività di ricerca sulla presente tematica, principalmente nell'ambito del progetto [PR.14], tuttora attivo, di cui è responsabile scientifico. Tale progetto costituisce una delle *Linee di Ricerca* della proposta di costituzione presso l'Università di Bologna del Centro di Eccellenza denominato ARCES, istituito nel 2001 a seguito dell'approvazione della proposta da parte del MIUR. L'attività di ricerca svolta da Luigi Di Stefano nella presente tematica include algoritmi per la rilevazione del movimento, il tracciamento degli oggetti, l'individuazione di eventi e la stima delle posa del corpo umano, e prende in considerazione differenti sorgenti di dati quali una o più telecamere statiche e telecamere 3D di tipo stereo e TOF (Time-of-Flight). Nell'ambito del progetto [PR.16] è stata poi svolta una ricerca sui sistemi di intelligenza ambientale in collaborazione con il gruppo coordinato dal prof. Salmon Cinotti. In questo progetto Luigi Di Stefano si è occupato dello sviluppo di un sistema di tracciamento e conteggio persone basato sulla visione stereoscopica. Recentemente, è stata anche condotta una interessante studio su un'applicazione fortemente innovativa per il settore bancario nell'ambito del progetto [PR.19]. L'attività di ricerca svolta da Luigi Di Stefano nell'ambito della presente tematica ha prodotto numerose

pubblicazioni nelle più importanti conferenze del settore (ad esempio *IEEE Conference on Advanced Video and Signal based Surveillance*) nonché un lavoro attualmente in fase di revisione per la pubblicazione sulla rivista *IEEE Transactions on Pattern Analysis and Machine Intelligence*. Inoltre, sono state svolte attività in collaborazione con importanti gruppi internazionali tra cui il Computer Vision Laboratory dell'EPFL di Losanna (prof. Pascal Fua) e l'Image Processing Group del Fraunhofer-HHI di Berlino (Dr. Oliver Schreer).

- **Ricostruzione 3D mediante tecniche di visione stereoscopica.** L'esperienza sugli algoritmi ed i sistemi di visione stereoscopica per applicazioni real-time acquisita da Luigi Di Stefano nel "Progetto VIDET" è stata la base per la successiva attività di ricerca sulla ricostruzione 3D condotta a partire dal 2001 nell'ambito del progetto [PR.14] e tuttora attiva. Inizialmente la ricerca è stata ancora focalizzata sulla visione stereo per applicazioni in tempo reale ed ha portato allo sviluppo di un nuovo algoritmo, denominato SMP (Single Matching Phase), che risulta più efficiente rispetto a quello precedentemente proposto nell'ambito del VIDET. Successivamente, la ricerca si è spostata verso approcci algoritmici orientati all'ottenimento di informazioni 3D maggiormente accurate. In questo contesto sono stati sviluppati algoritmi basati sull'uso di regioni di supporto per il calcolo delle corrispondenze non più fisse ma bensì adattive, nonché su tecniche di ottimizzazione quali la Scan-line Optimisation (SO). Un'ulteriore recente argomento di ricerca, affrontato anche nel progetto [PR.21], verte sull'analisi comparativa delle prestazioni, in termini sia di efficienza computazionale sia di accuratezza, degli algoritmi stereo basati su regioni di supporto adattive. Anche la ricerca sulla presente tematica ha portato a numerose pubblicazioni in congressi e riviste internazionali (fra cui la rivista *Image and Vision Computing* e la *IEEE Conference on Computer Vision and Pattern Recognition*). Inoltre, si evidenzia che l'algoritmo SMP è stato utilizzato con successo in diverse applicazioni nonché concesso in uso a numerosi ricercatori internazionali che ne hanno fatto esplicita richiesta.
- **Algoritmi per la corrispondenza visuale.** Nell'ambito di questa tematica Luigi Di Stefano ha affrontato una delle problematiche di base della visione artificiale: stabilire se due regioni appartenenti ad immagini diverse sono corrispondenti, cioè rappresentanti la proiezione della medesima superficie della scena 3D. In tale contesto Luigi Di Stefano si è occupato principalmente di algoritmi di template matching computazionalmente efficienti. Il filone di ricerca sul template matching è stato stimolato dal progetto [PR.13], nel quale, utilizzando tecniche note in letteratura, erano stati sviluppati algoritmi di template matching computazionalmente efficienti per uno specifico problema industriale. Questa esperienza ha fornito lo spunto per il successivo sviluppo, nell'ambito del progetto [PR.14], di un algoritmo innovativo di template matching basato sulla funzione NCC (Normalized Cross Correlation) che risulta esaustivo (cioè equivalente ad un approccio full-search) ed al tempo stesso computazionalmente molto efficiente. I risultati di questa ricerca sono stati pubblicati in diverse sedi internazionali (tra cui la rivista *Machine Vision and Applications*) ed hanno portato all'ottenimento di un brevetto. Successivamente, sempre nell'ambito del progetto [PR.14], l'idea alla base dell'approccio è stata ulteriormente perfezionata, ottenendo un significativo incremento dell'efficienza computazionale, nonché estesa ad altre misure di matching quali la ZNCC (Zero Mean Normalised Cross-Correlation) e la classe delle misure di dissimilarità derivanti dalla norma  $L_p$ . Questi ulteriori sviluppi della ricerca hanno portato a pubblicazioni in importanti sedi internazionali (tra cui le riviste *IEEE Transactions on Image Processing* ed *IEEE Transactions on Pattern Analysis and Machine Intelligence*).
- **Metodologie per la registrazione di immagini ed applicazioni.** E' questa la più recente tematica di ricerca su cui lavora Luigi Di Stefano, che si inquadra nei progetti

[PR.14],[PR.20]. L'attività sin qui svolta nell'ambito del progetto [PR.14] ha portato allo sviluppo di un algoritmo per la registrazione e mosaicatura di immagini che è stato impiegato con successo per la rilevazione del movimento nel caso di telecamera mobile di tipo PTZ (Pan-Tilt-Zoom). Inoltre è stata definita una metodologia innovativa per la valutazione quantitativa dell'efficacia degli algoritmi di registrazione e mosaicatura di immagini. Nell'ambito del progetto [PR.20], svolto in collaborazione con il Virtual Reality & Vision Lab del Centro Italiano Ricerche Aerospaziali di Capua (Ing. Paolo Leoncini) ed il Laboratorio di Realtà Virtuale e Simulazione (V-LAB) del Polo Didattico Scientifico di Forlì (prof. Franco Persiani), è invece in fase di sviluppo un insieme di algoritmi di visione artificiale basati su tecniche di registrazione di immagini finalizzati alla stima della posa della telecamera rispetto ad una scena piana di riferimento. Questo set di algoritmi costituisce il modulo fondamentale di un sistema innovativo di Realtà Aumentata orientato al settore applicativo della manutenzione aeronautica. Il sistema è già in una fase di sviluppo molto avanzata ed è stato ripetutamente testato sul campo con notevole successo.

### **3.2 Partecipazione e coordinamento di progetti di ricerca**

Luigi Di Stefano ha svolto attività di ricerca nell'ambito di progetti finanziati con fondi pubblici nazionali ed europei nonché relativi a collaborazioni con aziende. Tali progetti sono riportati qui di seguito in ordine cronologico unitamente ad una sintetica descrizione dell'attività svolta ed evidenziando quelli in cui Luigi Di Stefano ha svolto un ruolo di coordinamento della ricerca in qualità di responsabile scientifico del progetto.

- [PR.1]     1990 - Ha partecipato al progetto “Tecniche di OCR per la lettura di codici alfanumerici impressi su manufatti metallici”, occupandosi di algoritmi per la segmentazione di immagini e la correzione della distorsione prospettica. Convenzione fra il DEIS e l'azienda MARPOSS SpA di Bologna. Responsabile Scientifico: prof. Salmon Cinotti.
- [PR.2]     1990-1992 - Ha partecipato all'attività svolta dall'Unità Operativa afferente al CIOC (Centro per l'Interazione Operatore Calcolatore) del CNR di Bologna nell'ambito del sotto-progetto ERMIA del Progetto Finalizzato Robotica (PFR) del CNR. In tale progetto ha contribuito alla realizzazione di un sistema di visione ad elevato parallelismo. Responsabile Scientifico: prof. Neri.
- [PR.3]     1991-1992 - Ha partecipato al progetto MURST 60% “La progettazione logica con gate-array programmabili”. In tale ambito ha lavorato sulle metodologie di progetto logico orientate alla riconfigurabilità. Attività svolta presso il DEIS. Responsabile Scientifico: prof. Salmon Cinotti.
- [PR.4]     1993-1995 - Ha partecipato al progetto MURST 60% “Elaborazione SIMD di immagini di dimensioni variabili”, occupandosi di tecniche per il partizionamento di immagini su array di processori. Attività svolta presso il DEIS. Responsabile Scientifico: prof. Salmon Cinotti.
- [PR.5]     1993-1994 - Ha partecipato all'attività svolta dall'Unità Operativa afferente al CIOC (Centro per l'Interazione Operatore Calcolatore) del CNR di Bologna nell'ambito del sotto-progetto MANUEL del Progetto Finalizzato Robotica (PFR) del CNR. In questo progetto si è occupato dell'integrazione del sistema di visione sviluppato in ERMIA in un ambiente industriale per una applicazione di riconoscimento di forme. Responsabile Scientifico: Prof. Neri.
- [PR.6]     1994-1995 - Ha partecipato al progetto MURST 40% “Workstation Multimediale”, occupandosi di architetture orientate all'elaborazione di immagini e di problemi di

partizionamento dati su array di processori.. Attività svolta presso il DEIS. Responsabile: prof. Neri.

- [PR.7] 1995 – Ha partecipato al progetto “Advanced Image Processing” presso il Department of Electronic and Electrical Engineering del Trinity College di Dublino nell’ambito del Programma finanziato dall’Unione Europea denominato HCM (Human Capital and Mobility). In questo progetto ha sviluppato un sistema di visione 3D per l’ispezione automatica di circuiti stampati realizzati in tecnologia Surface Mount. Responsabile Scientifico: Prof. Frank Boland.
- [PR.8] 1996 - Nell’ambito del Progetto Strategico CNR “Applicazioni della Matematica per la Tecnologia e la Società”, ha partecipato al progetto “Acquisizione ed elaborazione di immagini stereoscopiche per un trasduttore ottico-tattile per videolesi”. In tale ambito ha studiato l’impiego di algoritmi di visione stereoscopica per la ricostruzione 3D della scena. Attività svolta presso il DEIS. Responsabile Scientifico: Prof. Salmon Cinotti.
- [PR.9] 1996–1997 - Ha partecipato al Progetto Coordinato CNR “Sistema robotico per videolesi basato sulla resa della profondità mediante ritorno di forza”. In tale ambito ha studiato l’impiego di algoritmi di visione stereoscopica per la ricostruzione 3D della scena. Coordinatore del progetto: prof. Ferri, Dipartimento di Matematica. Attività svolta presso l’Unità Operativa afferente al DEIS, coordinata dal Prof. Melchiorri.
- [PR.10] 1996–1997 – Ha partecipato al progetto MURST 60% “Algoritmi e sistemi per la visione real-time”, occupandosi di algoritmi di analisi dell’immagine orientati all’elaborazione in tempo reale su piattaforme convenzionali con particolare riferimento alle applicazioni industriali avanzate. Attività svolta presso il DEIS. Responsabile Scientifico: prof. Salmon Cinotti.
- [PR.11] 1996–1998 – Ha partecipato al progetto “Sistemi avanzati per l’ausilio a videolesi”, finanziato dall’Università di Bologna con fondi destinati al finanziamento alle Strutture Scientifiche per progetti pluriennali di ricerca di particolare interesse. In questo progetto ha contribuito alla realizzazione di un prototipo di un sistema robotico di ausilio a soggetti videolesi basato sulla visione stereoscopica. Attività svolta presso il DEIS. Responsabile Scientifico: prof. Bonivento.
- [PR.12] 1998–1999 – Ha partecipato al progetto MURST 60% “Metodologie ed applicazioni avanzate della visione real-time”, occupandosi di algoritmi di analisi dell’immagine orientati all’elaborazione in tempo reale su piattaforme convenzionali, con riferimento sia alle applicazioni industriali avanzate sia all’analisi di sequenze video per applicazioni di monitoraggio del traffico e videosorveglianza. Attività svolta presso il DEIS. Responsabile Scientifico: prof. Salmon Cinotti.
- [PR.13] 1999-2000 - E’ stato **responsabile scientifico** per il DEIS della Convenzione con l’azienda AUR.EL. S.p.a., di Modigliana (FC), avente per obiettivo lo sviluppo di algoritmi real-time di “template matching” per l’individuazione di sagome di allineamento nel processo di fabbricazione di componenti elettronici.
- [PR.14] Dal 2001 è **responsabile scientifico** del progetto “Analisi in tempo reale di sequenze video”, finanziato dal MIUR come Linea di Ricerca del progetto di costituzione presso l’Università di Bologna del Centro di Eccellenza denominato Centro di Ricerca sui Sistemi Elettronici per l’Ingegneria dell’Informazione e delle Telecomunicazioni "Ercole De Castro" (ARCES). Il progetto è un framework generale in cui si inquadrano diverse tematiche di ricerca, fra cui l’analisi di sequenze video per applicazioni di sorveglianza e monitoraggio, la visione stereoscopica, la corrispondenza visuale e la registrazione di immagini (vedi <http://www.arces.unibo.it/content/view/49/242/>).



- [PR.15] 2005-2006 - E' stato **responsabile scientifico** per ARCES del progetto "Studio, sviluppo e implementazione di algoritmi di visione artificiale per applicazioni di sicurezza in ambiente industriale (safety)", svolto in collaborazione con l'azienda DATASENSOR SPA di Monte San Pietro (BO) nell'ambito del Programma Regionale per la Ricerca Industriale, l'Innovazione e il Trasferimento Tecno-logico (PRRIITT) della regione Emilia Romagna. In tale progetto sono state sviluppate metodologie e sistemi per l'impiego della visione nel settore della sicurezza industriale.
- [PR.16] 2005-2006- Ha partecipato al progetto "Intelligenza ambientale per la fruizione mobile nelle sale dei musei universitari di Palazzo Poggi", finanziato dall'Università di Bologna con fondi destinati al finanziamento alle Strutture Scientifiche per progetti pluriennali di ricerca di particolare interesse. In questo progetto ha contribuito alla realizzazione di un sistema di intelligenza ambientale per supportare i visitatori di musei nella decifrazione degli spazi e nella lettura delle opere. Attività svolta presso ARCES. Responsabile Scientifico: prof. Salmon Cinotti.
- [PR.17] 2005 - E' stato **responsabile scientifico** del progetto "Studio di fattibilità per l'impiego di tecniche di visione artificiale nel controllo qualità del processo di decorazione ceramica", svolto nell'ambito di una convenzione fra ARCES e l'azienda SYSTEM SPA di Fiorano (MO). In tale progetto è stato studiato un approccio innovativo per il controllo qualità nelle macchine per la decorazione di piastrelle ceramiche.
- [PR.18] 2006 - E' stato **responsabile scientifico** del progetto "Studio e sviluppo di tecniche di visione artificiale per il controllo qualità del processo di decorazione ceramica", svolto nell'ambito di una convenzione fra ARCES e l'azienda SYSTEM SPA di Fiorano (MO). In tale progetto, sulla base dello studio svolto nel progetto precedente, è stata sviluppata una metodologia innovativa per il controllo qualità nelle macchine per la decorazione di piastrelle ceramiche.
- [PR.19] 2007 - E' stato **responsabile scientifico** del progetto "Studio di tecniche di people counting basate su analisi di immagini video per varchi ad alta sicurezza", svolto nell'ambito di una convenzione fra il DEIS e l'azienda PLEXA SRL di Sasso Marconi (BO). In tale progetto è stato sviluppato un sistema per il monitoraggio automatico mediante analisi di flussi video dei varchi ad elevata sicurezza ("bussole") tipicamente situati presso le filiali bancarie.
- [PR.20] 2007-2008 In qualità di **responsabile scientifico** coordina l'attività dell'Unità Operativa afferente al DEIS nell'ambito del progetto ARIS (Augmented Reality to Increase Safety). Tale progetto, oltre al DEIS, vede la partecipazione del Centro Italiano Ricerche Aerospaziali (CIRA) e del Polo Didattico Scientifico di Forlì dell'Università di Bologna. L'obiettivo del progetto è lo sviluppo di un sistema di Realtà Aumentata per la manutenzione aeronautica. In tale ambito l'unità DEIS sta sviluppando la tecnologia basata su visione artificiale che costituisce il fulcro del sistema.
- [PR.21] 2008 - E' stato **responsabile scientifico** del progetto "Sviluppo di un software finalizzato alla valutazione di algoritmi per la corrispondenza stereo", svolto nell'ambito di una convenzione fra il DEIS e l'azienda DATASENSOR SPA di Monte San Pietro (BO). Il progetto è stato incentrato sulla valutazione comparativa di algoritmi di visione stereo nell'ottica della realizzazione di sistemi di visione 3D embedded.
- [PR.22] 2008-2009 - E' stato **responsabile scientifico** del progetto "Sviluppo ed implementazione di algoritmi di analisi dell'immagine per il controllo qualità nel processo di decorazione ceramica", svolto nell'ambito di una convenzione fra il DEIS e l'azienda SYSTEM SPA di Fiorano (MO). Il progetto ha l'obiettivo di perfezionare e poi validare sul campo la metodologia innovativa per il controllo qualità studiata e sviluppata nei precedenti progetti [PR.17] e [PR.18].

- [PR.23] 2009-2010 – E' **responsabile scientifico** del progetto “Controllo adattativo mediante feedback off-line nel processo di deposizione del colore su supporti ceramici mediante rulli tampografici”, in fase di svolgimento nell’ambito di una convenzione fra il DEIS e l’azienda SYSTEM SPA di Fiorano (MO). Il progetto è stato finanziato dal MIUR nell’ambito del bando denominato HI-MECH.
- [PR.24] 2009-2010 – Partecipa al progetto denominato SOFIA (Smart Objects for Intelligent Applications), finanziato dall’Unione Europea nell’ambito della “CALL” ARTEMIS-2008-1 del 7° Programma Quadro. In tale progetto Luigi Di Stefano opera all’interno dell’Unità Operativa afferente ad ARCES (coordinata prof. Tullio Salmon Cinotti) e si occupa di analisi dell’immagine mediante fetaures locali per l’interazione con ambienti intelligenti. Alcune fra le principali aziende presenti nel consorzio sono: Nokia, Philips, Fiat.
- [PR.25] 2009-2010 – Partecipa al progetto denominato SCALOPES (Scalable Low Power Embedded Systems) finanziato dall’Unione Europea nell’ambito della “CALL” ARTEMIS-2008-1 del 7° Programma Quadro. In tale progetto Luigi Di Stefano opera all’interno dell’Unità Operativa afferente al DEIS (coordinata prof. Luca Benini) e si occupa di applicazioni di videosorveglianza su architetture embedded a basso consumo di potenza. Alcune fra le principali aziende presenti nel consorzio sono: STM, NXP, Philips, Thales.

### 3.3 Altre informazioni inerenti l'attività di ricerca

#### 3.3.1 Borse di studio ed incarichi di ricerca in Italia ed all'Estero

- Avendo vinto un concorso per l'assegnazione di una borsa di studio semestrale presso il DEIS finanziata dall'azienda MARPOSS SPA, nel 1990 è stato borsista presso tale Dipartimento ed in tale veste ha partecipato al progetto di ricerca [PR.1] (vedi allegato **Errore. L'origine riferimento non è stata trovata.**).
- Essendo risultato vincitore di una borsa post-dottorato finanziata dall'Unione Europea nell'ambito del Programma denominato Human Capital and Mobility (HCM), nel 1995 è stato nominato *Research Fellow* presso il Department of Electronic and Electrical Engineering del Trinity College di Dublino (vedi **Errore. L'origine riferimento non è stata trovata.**) ove ha trascorso un periodo di ricerca di 6 mesi partecipando al progetto [PR.7].
- A seguito della vittoria di una borsa di studio finanziata dall'Unione Europea nell'ambito del Progetto Leonardo, nell'agosto 1996 ha trascorso un mese presso l'azienda MV Technology, Dublino. In tale ambito ha studiato le principali problematiche inerenti l'ingegnerizzazione del sistema prototipale sviluppato nel progetto [PR.7]. Si allegano la lettera di invito dell'azienda MV Technology (**Errore. L'origine riferimento non è stata trovata.**) ed una relazione riassuntiva del lavoro svolto presso tale azienda nell'ambito del Progetto Leonardo (**Errore. L'origine riferimento non è stata trovata.**).

#### 3.3.2 Premi di ricerca

- Nel 1993 vince assieme al gruppo di ricerca del DEIS di Bologna coordinato dal Prof. T. Salmon Cinotti un *premio Intel per i migliori progetti di ricerca* su architettura MultiBus II.
- Nel 2005 il progetto denominato "VIS (Visual Information Station)", sviluppato da Luigi Di Stefano ed il laureando Matteo Valentini, è risultato vincitore di un "contest" internazionale organizzato dall'azienda statunitense CANESTA ([www.canesta.com](http://www.canesta.com)). Il tale ambito sono stati premiati 10 progetti volti a proporre applicazioni innovative della tecnologia di imaging 3D basata sul principio del Time-Of-Flight (TOF). Il premio è consistito in una telecamera 3D-TOF e relativo ambiente di sviluppo (valore circa 5000 \$). La disponibilità di tale telecamera ha consentito poi di svolgere le attività di ricerca che hanno portato alle pubblicazioni [PB.36] e [PB.20].

#### 3.3.3 Principali collaborazioni con altri gruppi di ricerca

- Ecole Polytechnique de Lausanne ([www.epfl.ch/](http://www.epfl.ch/)), Computer Vision Lab, Prof. Pascal Fua.
- Fraunhofer Institute on Communications Technology, Heinrich-Hertz-Institut, Berlino ([www.hhi.fraunhofer.de](http://www.hhi.fraunhofer.de)). Image Processing Department, Dr. Oliver Schreer.

- Centro Italiano Ricerche Aerospaziali ([www.cira.it](http://www.cira.it)), Capua (CE) Virtual Reality & Vision Lab, Ing. Paolo Leoncini.
- Laboratorio di Realtà Virtuale e Simulazione (<http://v-lab.ingfo.unibo.it>), Forlì, Prof. Franco Persiani, Ing. Francesca De Crescenzo.
- Gruppo Vision Mathematics (<http://vis.dm.unibo.it>), Dipartimento di Matematica, Università di Bologna, Prof. Massimo Ferri.
- Laboratorio di Automazione e Robotica (<http://www-lar.deis.unibo.it>), DEIS, Università di Bologna, Prof. Claudio Bonivento, Prof. Claudio Melchiorri.
- Mobile Media Lab, ARCES, Università di Bologna, Prof. Tullio Salmon Cinotti.
- Micrel Lab (<http://www-micrel.deis.unibo.it/sitonew/>), DEIS, Università di Bologna, Prof. Luca Benini.
- Department of Electronic and Electrical Engineering, Trinity College, Dublino, Prof. Frank Boland.

### 3.3.4 **Altri progetti e collaborazioni**

- Dal 1999 collabora con il Settore Traffico e Trasporti del Comune di Bologna nell'ambito di un importante progetto avente come obiettivo la realizzazione di una Sistema di Supervisione della Mobilità Urbana. Luigi Di Stefano ha partecipato a questo progetto sin dall'inizio, avendo collaborato prima alla redazione di tutta la documentazione tecnica necessaria all'ottenimento di un ingente finanziamento pubblico, successivamente alla stesura del Capitolato Tecnico per la gara d'appalto ed infine al monitoraggio della fornitura. Attualmente il sistema, denominato CISIUM (*Centrale di Integrazione e Supervisione per le Informazioni Urbane sulla Mobilità*) è stato quasi interamente realizzato dall'azienda appaltatrice, e Luigi Di Stefano ne sta seguendo il collaudo finale. L'attività si è sempre svolta nell'ambito di una Convenzione fra il DEIS ed il Comune di Bologna di cui è responsabile scientifico il prof. Neri.

### 3.3.5 **Organizzazione di convegni scientifici**

- È stato organizzatore e “chair” della Sessione “*Image Processing and Computer Vision for Intelligent Transportation Systems*”, svoltasi nell'ambito del Congresso IMACS-IEEE International Multiconference on Circuits, Systems, Communications and Computers, Atene, 4-8 Luglio 1999.
- E' Presidente del Comitato Scientifico che assegnerà il Best Paper Award ed il Best Student Paper Award alla prossima conferenza internazionale AVSS 2009.
- E' membro (o è stato membro) del Program Committee delle seguenti conferenze internazionali:
  - 2009 IEEE International Conference on Advanced Video and Signal Based Surveillance (AVSS 2009), Genova, 2-4 Settembre 2009.
  - 15<sup>th</sup> International Conference on Image Analysis and Processing (ICIAP 2009), Vietri sul Mare, 8-11 Settembre 2009.

- 14<sup>th</sup> International Conference on Image Analysis and Processing (ICIAP 2007), Modena, 10-14 Settembre 2007.
- 2006 IEEE International Conference on Advanced Video and Signal Based Surveillance (AVSS 2006), Sidney (Australia), 22-24 Novembre, 2006.

### 3.3.6 **Revisione di articoli per riviste e congressi internazionali**

Luigi Di Stefano svolge con regolarità attività di revisione di articoli scientifici sottomessi per la pubblicazione in riviste e congressi internazionali. Si riporta qui di seguito una selezione di riviste e di recenti congressi per i quali Luigi Di Stefano ha svolto attività di revisore.

#### Riviste

- IEEE Trans. on Image Processing.
- IEEE Trans. on Circuits and Systems for Video Technology.
- IEEE Trans. on Vehicular Technology
- Image and Vision Computing.
- IET Image Processing
- IET Signal Processing
- International Journal of Control, Automation, and Systems

#### Congressi

- IEEE Conference on Image Processing (ICIP 2008)
- ACM Workshop on Vision Based Vision Networks for Behaviour Analysis (VBNA 2008)
- International Conference on Image Processing and Analysis (ICIAP 2007)
- IEEE Conference on Advanced Video and Signal Based Surveillance (AVSS 2006)
- International Conference on Image Processing and Analysis (ICIAP 2009)
- IEEE Conference on Advanced Video and Signal Based Surveillance (AVSS 2009)

## 4 PUBBLICAZIONI E BREVETTI

### 4.1 Riviste internazionali

- [PB.1] F. Tombari, S. Mattoccia, L. Di Stefano “*Full search-equivalent pattern matching with Incremental Dissimilarity Approximations*”, **IEEE TRANSACTIONS ON PATTERN ANALYSIS AND MACHINE INTELLIGENCE**, Vol. 31, N.1, pp. 129-141, Gennaio 2009.
- [PB.2] S. Mattoccia,, F. Tombari, L. Di Stefano, “*Fast Full-Search Equivalent Template Matching by Enhanced Bounded Correlation*”, **IEEE TRANSACTIONS ON IMAGE PROCESSING**, Vol. 17, N.4, pp. 528-538, Aprile 2008.
- [PB.3] L. Di Stefano, S. Mattoccia, F. Tombari, “*ZNCC-based template matching using Bounded Partial Correlation*”, **PATTERN RECOGNITION LETTERS**, Vol. 16, No 14, pp 2129-2134, Ottobre 2005, Elsevier Science.
- [PB.4] L. Di Stefano, M. Marchionni, S. Mattoccia, “*A PC-based Real-Time Stereo Vision System*”, **MACHINE GRAPHICS AND VISION**, Vol. 13, No. 3, 2004.
- [PB.5] L. Di Stefano, M. Marchionni, S. Mattoccia, “*A Fast Area-Based Stereo Matching Algorithm*”, **IMAGE AND VISION COMPUTING**, Vol. 22, No. 12, pp 983-1005, Ottobre 2004. Elsevier Science,
- [PB.6] L. Di Stefano, S. Mattoccia, “*Fast Template Matching Using Bounded Partial Correlation*”, **MACHINE VISION AND APPLICATIONS**, Vol. 13, No. 4, pp 213-221, Febbraio 2003. Springer-Verlag.
- [PB.7] L. Di Stefano, S. Mattoccia, “*Real-Time Stereo within the VIDET Project*”, **REAL-TIME IMAGING**, Vol. 8, No. 5, pp. 439-453, Ottobre. 2002. Academic Press/Elsevier Science.
- [PB.8] L. Di Stefano, F. Boland “*A new phase extraction algorithm for phase profilometry*”, **MACHINE VISION AND APPLICATIONS**, Vol. 10, pag. 188-200, 1997, Springer-Verlag .
- [PB.9] R. Cucchiara, L. Di Stefano, M. Piccardi, T. Salmon Cinotti “*The GIOTTO system, a parallel computer for image processing*”, **REAL-TIME IMAGING**, Vol. 3, pag. 343-353, 1997, Academic Press.
- [PB.10] R. Cucchiara, L. Di Stefano, M. Piccardi “*Detection of Circular Objects by Wave Propagation on a Mesh-Connected Computer*”, **JOURNAL OF PARALLEL AND DISTRIBUTED COMPUTING**, Vol. 31, pag. 77-87, 1995, Academic Press.
- [PB.11] R. Cucchiara, T. Salmon Cinotti, G. Neri, M. Piccardi, G. Rustichelli, L. Di Stefano “*New Research and Developements in high performance image processing based on MBIP*”, **invited paper** sulla rivista tecnica **REAL TIMES - THE JOURNAL OF OEM SYSTEM COMPUTING**, N. 15, 1993, Edita da Intel Corporation..

### 4.2 Contributi in volumi

- [PB.12] F. Tombari, L. Di Stefano, S. Mattoccia, “*Robust visual correspondence: theory and applications*”, contributo su invito nel volume *Stereo Vision* (Editore: I-Tech Education and Publishing Kirchengasse 43/3, A-1070 Vienna, Austria, EUR.
- [PB.13] N. S. Ryan, G. Raffa, P. H. Mohr, D. Manzaroli, L. Roffia, M. Pettinari, L. Sklenar, L. Di Stefano, T. Salmon Cinotti. (2007). “*A Smart Museum installation in the Stadsmuseum in Stockholm - From Visitor Guides to Museum Management*”. In *The Integration of Location Based Services in Tourism and Cultural Heritage*. (pp. 83 - 90). ISBN: 978-963-8046-88-8. 2007.
- [PB.14] M. Pettinari, D. Manzaroli, S. Bartolini, L. Roffia, G. Raffa, L. Di Stefano, T. Salmon Cinotti. “*A Stereo Vision based system for advanced Museum service*”s. In *The Integration of Location Based Services in Tourism and Cultural Heritage*. (pp. 57 - 68). ISBN: 978-963-8046-88-8. 2007.
- [PB.15] L. Di Stefano, E. Viarani “*Vehicle Tracking Using The Block Matching Algorithm*”, in “Recent Advances in Signal Processing and Communications”, pp 160-165, World Scientific and Engineering Society Press, 1999.

### 4.3 Congressi internazionali revisionati

#### 2008

- [PB.16] S. Salti, O. Schreer, L. Di Stefano “*Real-time 3D Arm Pose Estimation from Monocular Video for Enhanced HCI*”, 1st ACM International Workshop on Vision Networks for Behaviour Analysis (VBNA 2008), (Workshop di ACM Multimedia 2008), 31 Ottobre, 2008, Vancouver, Canada.
- [PB.17] M. Magno, F. Tombari, D. Brunelli, L. Di Stefano, L. Benini, “*Multi-modal Video Surveillance Aided by Pyroelectric Infrared Sensors*”, Multi-camera and Multi-modal Sensor Fusion Algorithms and Applications, (Workshop di European Conference on Computer Vision - ECCV 2008), 18 Ottobre, 2008, Marsiglia, Francia.
- [PB.18] L. Di Stefano, F. Tombari, A. Lanza, S. Mattoccia, S. Monti, “*Graffiti detection using two views*”, Eighth International Workshop on Visual Surveillance 2008 (Workshop di European Conference on Computer Vision - ECCV 2008), 17 Ottobre, 2008, Marsiglia, Francia.
- [PB.19] P. Azzari, L. Di Stefano, S. Mattoccia, “*An evaluation methodology for image mosaicing algorithms*”, Advanced Concepts for Intelligent Vision Systems (ACIVS 2008), 20-24 Ottobre, 2008, Juan-les-Pins, Francia.
- [PB.20] F. Tombari, L. Di Stefano, S. Mattoccia, A. Zanetti, “*Graffiti detection using a Time-Of-Flight camera*”, Advanced Concepts for Intelligent Vision Systems (ACIVS 2008), 20-24 Ottobre, 2008, Juan-les-Pins, Francia.
- [PB.21] F. Tombari, S. Mattoccia, L. Di Stefano, E. Addimanda, “*Near real-time stereo based on effective cost aggregation*”, IAPR International Conference on Pattern Recognition (ICPR 2008), 8-11 Dicembre, 2008, Tampa, Florida, USA

- [PB.22] S. Mattoccia, F. Tombari, L. Di Stefano, “*Reliable rejection of mismatching candidates for efficient ZNCC template matching*”, IEEE International Conference on Image Processing (ICIP 2008), 12-15 Ottobre, 2008, San Diego, California, USA.
- [PB.23] L. Di Stefano, F. Tombari, S. Mattoccia, M. Balasso, “*Multi-view access monitoring and singularization in interlocks*”, IEEE International Conference on Advanced Video and Signal Based Surveillance (AVSS 2008), pp 143-150, 1-3 Settembre, 2008, Santa Fe, New Mexico, USA ISBN 978-0-7695-3422-0.
- [PB.24] P. Azzari, L. Di Stefano, S. Mattoccia, “*Markerless augmented reality using image mosaics*”, IAPR International Conference on Image and Signal Processing (ICISP 2008), Lecture Notes in Computer Science 5099, pp 413-420, Springer 2008, 1-3 Luglio, 2008, Cherbourg-Octeville, Normandy, Francia.
- [PB.25] F. Tombari, S. Mattoccia, L. Di Stefano, E. Addimanda, “*Classification and evaluation of cost aggregation methods for stereo correspondence*”, IEEE International Conference on Computer Vision and Pattern Recognition (CVPR 2008), 24-26 Giugno, 2008, Anchorage, Alaska, USA.
- [PB.26] F. Tombari, L. Di Stefano, S. Mattoccia, A. Galanti, “*Performance evaluation of robust matching measures*”, 3rd International Conference on Computer Vision Theory and Applications (VISAPP 2008), 22-25 Gennaio, 2008, Funchal - Madeira, Portugal

## 2007

- [PB.27] F. Tombari, S. Mattoccia, L. Di Stefano, “*Segmentation-based adaptive support for accurate stereo correspondence*” IEEE Pacific-Rim Symposium on Image and Video Technology (PSIVT2007), Lecture Notes in Computer Science 4872, pp 427-438, Springer 2007 17-19 Settembre, 2007, Santiago, Cile.
- [PB.28] S. Mattoccia, F. Tombari, L. Di Stefano “*Stereo vision enabling precise border localization within a Scanline Optimization framework*”, 8th Asian Conference on Computer Vision (ACCV 2007), Lecture Notes in Computer Science 4844, Part II, pp 517-527, Springer 2007, 18-22 Novembre, 2007, Tokyo, Giappone.
- [PB.29] F. Tombari, S. Mattoccia, L. Di Stefano, F. Tonelli, “*Detecting motion by means of 2D and 3D information*”, ACCV'07 Workshop on Multi-dimensional and Multi-view Image Processing, 19 Novembre, 2007, Tokyo, Giappone.
- [PB.30] L. Di Stefano, F. Tombari, S. Mattoccia, E. De Lisi, “*Robust and accurate change detection under sudden illumination variations*”, ACCV'07 Workshop on Multi-dimensional and Multi-view Image Processing, 19 Novembre, 2007, Tokyo, Giappone.
- [PB.31] A. Lanza, L. Di Stefano, J. Berclaz, F. Fleuret, P. Fua, “*Robust Multi-View Change Detection*”, British Machine Vision Conference (BMVC 2007), 10-13 Settembre, 2007, Warwick, UK.
- [PB.32] S. Mattoccia, F. Tombari, L. Di Stefano “*Efficient and optimal block matching for motion estimation*”, 14<sup>th</sup> International Conference on Image Analysis and Processing (ICIAP 2007), pp. 705-710, 10-14 Settembre, 2007, Modena.



- [PB.33] F. Tombari, L. Di Stefano, S. Mattoccia, “*A robust measure for visual correspondence*”, 14<sup>th</sup> International Conference on Image Analysis and Processing (ICIAP 2007), 10-14 Settembre, 2007, Modena.

## 2006

- [PB.34] A. Lanza, L. Di Stefano, “*Detecting Changes in Grey Level Sequences by ML Isotonic Regression*”, IEEE International Conference on Advanced Video and Signal Based Surveillance (AVSS 2006), Sidney, Australia, 22-24 Novembre, 2006.
- [PB.35] F. Tombari S. Mattoccia, L. Di Stefano, “*Template matching based on the Lp norm using sufficient conditions with incremental approximations*”, IEEE International Conference on Advanced Video and Signal Based Surveillance (AVSS 2006), Sidney, Australia, 22-24 Novembre, 2006.
- [PB.36] A. Bevilacqua, L. Di Stefano, P. Azzari, “*People tracking using a Time-of-Flight depth sensor*”, IEEE International Conference on Advanced Video and Signal Based Surveillance (AVSS 2006), Sidney, Australia, 22-24 Novembre, 2006.
- [PB.37] T. Salmon Cinotti, L. Di Stefano, G. Raffa, L. Roffia, M. Pettinari, M. Mola, “*Dead reckoning supports stereo vision in pedestrian tracking*”, IEEE International Conference on Pervasive Computer and Communications (PerCom), Pisa, 13-17 Marzo, 2006.

## 2005

- [PB.38] A. Bevilacqua, L. Di Stefano, A. Lanza “*An Effective Multi-Stage Background Generation Algorithm*”, IEEE International Conference on Advanced Video and Signal Based Surveillance (AVSS 2005), Como, 15-16 Settembre, 2005.
- [PB.39] A. Bevilacqua, L. Di Stefano, A. Lanza “*Coarse-to-Fine Strategy for Robust and Efficient Change Detectors*”, IEEE International Conference on Advanced Video and Signal Based Surveillance (AVSS 2005), Como, 15-16 Settembre, 2005.
- [PB.40] A. Bevilacqua, L. Di Stefano, S. Vaccari “*Using Local and Global Object’s Information to Track Vehicles in Urban Scenes*”, IEEE International Conference on Advanced Video and Signal Based Surveillance (AVSS 2005), Como, 15-16 Settembre, 2005.
- [PB.41] A. Bevilacqua, L. Di Stefano, P. Azzari “*An Effective Real-Time Mosaicing Algorithm Apt to Detect Motion Through Background Subtraction Using a PTZ Camera*”, IEEE International Conference on Advanced Video and Signal Based Surveillance (AVSS 2005), Como, 15-16 Settembre, 2005.
- [PB.42] A. Bevilacqua, L. Di Stefano, A. Lanza and G. Capelli, “*A novel approach to change detection based on a coarse-to-fine strategy*”, IEEE International Conference on Image Processing (ICIP 2005), Genova, 11-14 Settembre, 2005.
- [PB.43] L. Di Stefano, S. Mattoccia, F. Tombari, “*Speeding-up NCC-based template matching using parallel multimedia instructions*”, 7th IEEE International Workshop on Computer Architectures for Machine Perception (CAMP 2005), pp. 193-197, Terrasini - Palermo, 4-6 Luglio 2005. ISBN 0-7695-2255-6..

[PB.44] A. Bevilacqua, L. Di Stefano, S. Vaccari, “*Occlusion Robust Vehicle Tracking based on SOM (Self-Organizing Map)*”. IEEE Computer Society Workshop on Motion and Video Computing, Breckenridge, Colorado, USA, 5-6 Gennaio, 2005.

[PB.45] A. Bevilacqua, L. Di Stefano, A. Lanza, “*A Simple Self-Calibration Method To Infer A Non-Parametric Model Of The Imaging System Noise*”. IEEE Computer Society Workshop on Motion and Video Computing, Breckenridge, Colorado, USA, 5-6 Gennaio, 2005

## 2004

[PB.46] A. Bevilacqua, L. Di Stefano and A. Lanza. “*An Efficient Change Detection Algorithm Based on a Statistical Non-Parametric Camera Noise Model*”. IEEE International Conference on Image Processing (ICIP 2004). 24-27 Ottobre, 2004, Singapore.

[PB.47] L. Di Stefano, S. Mattoccia, M. Mola “*A Change-Detection Algorithm Enabling Intelligent Background Maintenance*”, International Conference on Image Analysis and Recognition (ICIAR 2004), pp 437-445, 29 Settembre-1 Ottobre, 2004, Porto, Portogallo. ISBN 3-540-23240-0.

[PB.48] L. Di Stefano, S. Mattoccia, F. Tombari, “*An algorithm for efficient and exhaustive template matching*”, International Conference on Image Analysis and Recognition (ICIAR 2004), 29 Settembre-1 Ottobre, 2004, Porto, Portogallo. ISBN 3-540-23240-0

[PB.49] A. Bevilacqua, L. Di Stefano, A. Lanza, “*High Quality-Speed Dilemma: a Comparison between Segmentation Methods for Traffic Monitoring Applications*”, International Conference on Image Analysis and Recognition (ICIAR 2004), 29 Settembre-1 Ottobre, 2004, Porto, Portogallo. ISBN 3-540-23240-0.

## 2003

[PB.50] L. Di Stefano, S. Mattoccia, M. Mola, “*An Efficient Algorithm for Exhaustive Template Matching based on Normalized Cross Correlation*”, 12th IAPR International Conference on Image Analysis and Processing (ICIAP 2003), pp 322-327, 17-19 Settembre, 2003, Mantova. ISBN 0-7695-1948-2.

[PB.51] L. Di Stefano, S. Mattoccia, “*A Sufficient Condition based on the Cauchy-Schwarz Inequality for Efficient Template Matching*”, IEEE International Conference on Image Processing (ICIP 2003), pp 269-272, 14-17 Settembre, 2003, Barcelona, Spagna. ISBN 0-7803-7751-6.

[PB.52] L. Di Stefano, S. Mattoccia, M.Mola, “*A Change-Detection Algorithm Based on Structure and Color*”, IEEE International Conference on Advanced Video and Signal Based Surveillance (AVSS 2003), pp 252-259, 21-22 Luglio, 2003, Miami, USA.

[PB.53] L. Di Stefano, S. Mattoccia, G. Neri, D. Piccinini “*Exploiting Temporal Consistency to Improve Stereo Results*”, IAPR International Conference on Image and Signal Processing (ICISP 2003), pag. 269-275, 25-27 Giugno, 2003, Agadir, Marocco.

- [PB.54] L. Di Stefano, M. Marchionni, S. Mattoccia, “*Real Time Dense Stereo on a Personal Computer*”, 6<sup>th</sup> IEEE International Workshop on Computer Architectures for Machine Perception (CAMP 2003), 12-14 Maggio, 2003, New Orleans, USA

## 2002

- [PB.55] L. Di Stefano, M. Marchionni, S. Mattoccia, G. Neri, “*Quantitative Evaluation of Area-based Stereo Matching*”, 7<sup>th</sup> International Conference on Control, Automation, Robotic and Vision (ICARCV 2002), 2-5 Dicembre 2002, Singapore. ISBN 981-04-7480-6.
- [PB.56] L. Di Stefano, M. Mola, G. Neri, E. Viarani “*A Rule-Based Tracking System for Video Surveillance Applications*”, 6<sup>th</sup> International Conference on Knowledge-Based Intelligent Information & Engineering Systems (KES’2002), Settembre 16-18 2002, Podere d'Ombriano, Crema, Italia.
- [PB.57] L. Di Stefano, M. Marchionni, S. Mattoccia, G. Neri, “*Dense Stereo based on the Uniqueness Constraint*”, 16<sup>th</sup> IAPR International Conference on Pattern Recognition (ICPR 2002), Agosto 11-15, 2002, Quebec City, Canada. ISBN 0-7695-1699-8.
- [PB.58] L. Di Stefano, M. Marchionni, S. Mattoccia, G. Neri, “*A Fast Area-Based Stereo Matching Algorithm*”, 15th International Conference on Vision Interface (VI 2002), Maggio 27-29, 2002, Calgary, Canada. ISSN 0843-803X.

## 2001

- [PB.59] L. Di Stefano, G. Neri, E. Viarani “*Analysis of Pixel-Level Algorithms for Video Surveillance Applications*”, 11th IAPR International Conference on Image Analysis and Processing (ICIAP 2001), Sept. 2001, Palermo, Italy. ISBN 0-7695-1183-X.
- [PB.60] L. Di Stefano, S. Mattoccia, G. Neri, D. Piccinini “*Temporal Filtering of Disparity Measurements*”, 11th IAPR International Conference on Image Analysis and Processing (ICIAP 2001), Sept. 2001, Palermo, Italy. ISBN 0-7695-1183-X.

## 2000

- [PB.61] P. Arcara, L. Di Stefano, S. Mattoccia, C. Melchiorri, G. Vassura “*Perception of Depth Information by Means of a Wire-Actuated Haptic Interface*”, IEEE Conference on Robotics and Automation (ICRA 2000), Volume 4, pag. 3443-3448, 24-28 Aprile, San Francisco, USA. ISBN 0-7803-5886-4.
- [PB.62] L. Di Stefano, S. Mattoccia, “*Fast Matching for the VIDET System using a General Purpose Processor with Multimedia Extensions*”, 5th IEEE Workshop on Computer Architectures for Machine Perception (CAMP 2000), 11-12 Settenbre 2000, Padova. ISBN 0-7695-0740-9.
- [PB.63] L. Di Stefano, S. Mattoccia, “*Real-Time Stereo for a Mobility Aid dedicated to the Visually Impaired*”, 6<sup>th</sup> International Conference on Control, Automation, Robotics and Computer Vision ( ICARCV2000), 5-8 Dicembre 2000, Singapore. ISBN 981-04- 3445-6.
- [PB.64] L. Di Stefano, I. Milani, E. Viarani, “*Evaluation of inductive loop emulation algoritms for UTC systems*”, 6<sup>th</sup> International Conference on Control, Automation, Robotics and Computer Vision (ICARCV2000), 5-8 Dicembre 2000, Singapore. ISBN 981-04- 3445-6

## 1999

- [PB.65] L. Di Stefano, C. Melchiorri, G. Vassura "*Haptic Interfaces as Aids for Visually Impaired Persons*", Proceedings of the 8<sup>th</sup> IEEE Workshop on Robot and Human Interaction (ROMAN '99), Pisa, Scuola Superiore S. Anna, 27-29 Settembre 1999.
- [PB.66] L. Di Stefano, A. Bulgarelli "*A Simple and Efficient Connected Components Labeling Algorithm*", Proceedings of the 10th IAPR International Conference on Image Analysis and Processing (ICIAP '99), Venezia, 27-29 Settembre 1999.
- [PB.67] L. Di Stefano, L. Giusti, E. Zanni "*Inspection of Ceramic Tiles Using Machine Vision*", Proceedings of the ISCC International Symposia on Intelligent Industrial Automation and Soft Computing (ISCC IIA-SOCO '99), Genova, 1-4 Giugno, 1999.
- [PB.68] L. Di Stefano, E. Viarani "*Vehicle Detection In Traffic Images*", Proceedings of the International Conference of Enterprise Information Systems (ICEIS '99), Setubal, Portugal, 26-30 Marzo, 1999

## 1997

- [PB.69] C. Bonivento, L. Di Stefano, M. Ferri, C. Melchiorri, G. Vassura "*The VIDET project: Basic Ideas and Early Results*", Proceedings of the Workshop on Service Robots, 8th IEEE International Conference on Advanced Robotics (ICAR '97), Monterey, California, USA, 7-9 Luglio 1997.
- [PB.70] L. Di Stefano, F. Boland "*A new algorithm for 3D profilometry based on phase measurement*", Proceedings of the 9<sup>th</sup> IAPR International Conference on Image Analysis and Processing (ICIAP '97), Firenze, 17-19 Settembre 1997

## 1996

- [PB.71] R. Cucchiara, L. Di Stefano "*Parallel Image Processing on a network of workstations: impact on performance of data partitioning strategies*", Proceedings of the First Reading Workshop on Parallel, Emergent and Distributed Architectures, Reading (UK), 28 Giugno 1996.
- [PB.72] L. Di Stefano, F. Boland "*Three-dimensional inspection of printed circuit boards using phase-profilometry*", Proceedings of the VIII European Signal Processing Conference (EUSIPCO 1996), Trieste, 10-13 Settembre 1996.
- [PB.73] L. Di Stefano, A. Eusebi, M. Ferri, C. Melchiorri, M. Montanari, G. Vassura "*A Robotic System for Visually Impaired People based on Stereo-Vision and Force-Feedback*", Proceedings of the IARP Workshop on Medical Robots, Vienna, 1-3 Ottobre 1996.
- [PB.74] L. Di Stefano, F. Boland "*Solder Paste Inspection using structured light methods based on phase-measurement*", Proceedings of Automated Optical Inspection for Industry, SPIE Proceedings Vol. 2899, Pechino, 4-7 Novembre 1996.

## 1994

- [PB.75] R. Cucchiara, L. Di Stefano, M. Piccardi, M. Monacelli, G. Rustichelli "*A parallel vision subsystem for robotic inspection and manipulation*", Proceedings of 20<sup>th</sup> IEEE International Conference on Industrial Electronics (IECON 94), Bologna, 5-9 Settembre 1994. ISBN 0-7803-1328-3

- [PB.76] R. Cucchiara, M. Piccardi, L. Di Stefano, M. Monacelli, G. Rustichelli, T. Salmon Cinotti “*The prototype of a heterogeneous machine for robot vision: architecture, programming and performance*”, Proceedings of the Parallel System Fair, 8<sup>th</sup> IEEE International Parallel Processing Symposium (IPPS 1994), pg. 52-59, Cancùn (Messico), 26-29 Aprile 1994. ISBN 0-9636720-1-0.

#### 1993

- [PB.77] R. Cucchiara, L. Di Stefano, M. Piccardi, T. Salmon Cinotti “*Recognition of circular shapes on a SIMD-parallel machine*”, Proceedings of the Eight International Symposium on Computer and Information Sciences, pg. 558-565, Antalya (Turchia), 3-5 Novembre 1993..
- [PB.78] M. Piccardi, L. Di Stefano, R. Cucchiara, T. Salmon Cinotti “*Processing of variable size images on a cellular array: performance analysis with the Abingdon Cross Benchmark*”, Proceedings of the IEEE-EUROMICRO International Conference on Application-Specific Array Processors (ASAP 1993), pg. 172-178, Venezia, 25-27 Ottobre 1993. ISBN 0-8186-3492-8.

#### 1992

- [PB.79] L. Di Stefano, T. Salmon Cinotti, M. Vogni “*Detecting circular objects in digital pictures for automatic inspection and robotic applications*”, Proceedings of the Second International Conference on Automation, Robotics and Computer Vision (ICARCV 1992), Singapore, 15-18 Settembre 1992.
- [PB.80] R. Cucchiara, L. Di Stefano, G. Rustichelli, T. Salmon Cinotti “*FPGAs boost flexibility and performance of a fine grain mesh connected SIMD array for computer vision applications*”, Proceedings of the IFIP 2nd International Workshop on Field Programmable Logic and Applications, Vienna, 31 Agosto - 2 Settembre 1992.

#### 1991

- [PB.81] R. Cucchiara, L. Di Stefano, P. Marmioli, G. Neri, T. Salmon Cinotti, “*Mapping images onto a mesh connected array of processors*”, Proceedings of the Fourth ISMM/IASTED International Conference on Parallel and Distributed Computing and Systems, pg. 358-362, ACTA Press, Washington, 8-11 Ottobre 1991.

#### 1990

- [PB.82] R. Cucchiara, L. Di Stefano, G. Neri, T. Salmon Cinotti “*A Programmable image processing subsystem for real time application*”, Proceedings of the Eight IASTED International Symposium on Applied Informatics, pg. 44-47, ACTA Press, Innsbruck, Austria, 19-21 Febbraio 1990.
- [PB.83] T. Salmon Cinotti, R. Cucchiara, L. Di Stefano, G. Neri. “*Driving a SIMD Array with a RISC Control Unit: a Modular and Flexible Approach to Computer Vision Applications*”, Proceedings of International Conference IPSJ INFOJAPAN 90, 1990, pg. 217-224, Tokio, 2-5 Ottobre 1990.

### 4.4 Congressi nazionali

- [PB.84] L. Di Stefano, S. Mattoccia, F. Tombari, A. Lanza “*Video Surveillance @ CVLab*”, Atti di Video Surveillance in Italy (VISIT 2008), Modena, 25 Maggio 2008 (**Invited Paper**).

[PB.85] C. Bonivento, L. Di Stefano, M. Ferri, C. Melchiorri, G. Vassura “*VIDET: un sistema per videolesi basato sulla resa tattile di ambienti virtuali 3D*” Atti del Convegno ANIPLA: Sanità e Sistemi Medicali, Automazione ed Informatizzazione, Milano, 2-4 Aprile 1998.

[PB.86] R. Cucchiara, L. Di Stefano, M. Monacelli, M. Piccardi, G. Rustichelli, T. Salmon Cinotti “*Una macchina per l'analisi di immagini in applicazioni robotiche*”, in Rendiconti della 94<sup>a</sup> Riunione Annuale AEI, VOL. 5, pg. 11-21, Ancona, 3-6 Ottobre 1993.

#### **4.5 Tesi di dottorato**

[PB.87] L. Di Stefano “*Un sistema di visione basato su una matrice di processori SIMD*”, Tesi di Dottorato in Ingegneria Elettronica ed Informatica, DEIS, Università di Bologna VI Ciclo, Febbraio 1994. Editrice Pitagora, Bologna.

#### **4.6 Articoli attualmente sottomessi per la pubblicazione in sedi internazionali**

[PB.88] A. Lanza, L. Di Stefano, “*Statistical Change Detection by the Pool Adjacent Violators Algorithm*” IEEE TRANSACTIONS ON PATTERN ANALYSIS AND MACHINE INTELLIGENCE (Aprile 2009).

[PB.89] S. Mattoccia, F. Tombari, L. Di Stefano “*Enhanced Low-Resolution Pruning for Fast Full-Search Template Matching*”, SPIE JOURNAL OF ELECTRONIC IMAGING (Settembre 2008).

[PB.90] S. Salti, O. Schreer, L. Di Stefano “*Enhanced HCI based on Real-Time 3D Arm Pose Estimation from a Single Camera*” EUROASIP JOURNAL ON IMAGE AND VIDEO PROCESSING, Special Issue on Video-based Modelling, Analysis and Recognition of Human Motion (Febbraio 2009).

[PB.91] S. Salti, L. Di Stefano “*SVR-based jitter reduction for markerless Augmented Reality*”, 15<sup>th</sup> International Conference on Image Analysis and Processing, Vietri sul Mare, Salerno, Sep. 8-11, 2009 (Febbraio 2009).

[PB.92] P. Azzari, L. Di Stefano “*Vision-based markerless gaming interface*”, 15<sup>th</sup> International Conference on Image Analysis and Processing, Vietri sul Mare, Salerno, Sep. 8-11, 2009 (Febbraio 2009).

[PB.93] F. Tombari, S. Mattoccia, L. Di Stefano, F. Regoli, R. Viti, “*A template analysis methodology to improve the efficiency of fast pattern matching algorithms*”, 15<sup>th</sup> International Conference on Image Analysis and Processing, Vietri sul Mare, Salerno, Sep. 8-11, 2009 (Febbraio 2009).

[PB.94] A. Lanza, L. Di Stefano, L. Soffritti, “*Bayesian Order-consistency Testing With Class Priors Derivation for Robust Change Detection*”, IEEE International Conference on Advanced Video and Signal Based Surveillance (AVSS 2009), Genova, 2-4 Settembre 2009 (Marzo 2009)

[PB.95] M. Magno, F. Tombari, D. Brunelli, L. Di Stefano, L. Benini “*Multimodal abandoned/removed object detection for low power videosurveillance systems*”, IEEE International Conference on Advanced Video and Signal Based Surveillance (AVSS 2009), Genova, 2-4 Settembre 2009. (Marzo 2009)

[PB.96] S. Mattoccia, F. Tombari, L. Di Stefano “*Efficient template matching with color images*”, 9<sup>th</sup> Asian Conference on Computer Vision, Xi'an (China), 23-27 Sept. 2009 (Aprile 2009).

## 4.7 Brevetti

[PB.97] “*Sistema di posizionamento automatico per la lavorazione di lenti basato sull'impiego di tecniche di visione artificiale*”. Brevetto per invenzione industriale n. 01292296, rilasciato in data 11/02/99. Tipo di brevetto: Italiano. Inventori: C. Melchiorri, L. Di Stefano, M. D'Addezio. Si allega l'attestato di brevetto.

[PB.98] “*Apparecchio e metodo per il confronto di immagini digitali*”. Brevetto per invenzione industriale n. 0001341200, rilasciato in data 25 Settembre 2007. Tipo di brevetto: Italiano. Inventori: L. Di Stefano, S. Mattoccia.

[PB.99] “*Sensore di visione per sistemi di sicurezza e relativo metodo di funzionamento*”. **Domanda di brevetto** per invenzione industriale n. PCT/IT2005/495 depositata in data 18 agosto 2005. Tipo di brevetto: PCT. Inventori: R. Musiani, L. Di Stefano.

[PB.100] ] “*Safety system vision sensor and relative operating method*”. Brevetto per invenzione industriale n. EP1857974 rilasciato in data 24 settembre 2008. Tipo di brevetto: Europeo. Inventori: R. Musiani, L. Di Stefano

[PB.101] “*Metodo per l'individuazione e la correzione di disallineamenti di una pluralità di immagini componenti concorrenti a formare un'immagine risultante da controllare*”. **Domanda di brevetto** per invenzione industriale n. MO2007A000032 depositata in data 30/1/2007. Tipo di brevetto: Italiano. Inventori: S. Mattoccia, L. Di Stefano, A. Annovi.



PAG 03/03

**DICHIARAZIONE DI SUSSISTENZA DEI REQUISITI DI ONORABILITA'  
DI CUI ALL'ART. 2 DEL DECRETO DEL  
MINISTRO DELLA GIUSTIZIA N. 162 IN DATA 30 MARZO 2000**

Il sottoscritto                      Ing. Elserino Piol  
Nato a:                                Limana (BL)  
Il:                                        08/12/1931  
residente a:                          Milano, in via Mameli n. 11  
C.F.:                                    PLILRN31T08E588U

**DICHIARA**

- di accettare la candidatura alla carica di Amministratore di Datalogic S.p.A;
- di essere nel pieno possesso dei requisiti di onorabilità previsti dall'art. 2 del Decreto del Ministro della giustizia n. 162 in data 30 marzo 2000 e in particolare, fatti salvi gli effetti della riabilitazione:
- 1. di non essere stato sottoposto a misure di prevenzione ai sensi della legge 27 dicembre 1956, n. 1423, *"Misure di prevenzione nei confronti delle persone pericolose per la sicurezza e per la pubblica moralità"* o della legge 31 maggio 1965 n. 575, *"Disposizioni contro la mafia"*, e successive modificazioni;
- 2. di non essere stato condannato con sentenza irrevocabile a pena detentiva per uno dei reati previsti dalle norme che disciplinano l'attività bancaria, finanziaria ed assicurativa e dalle norme che disciplinano i mercati e gli strumenti finanziari, in materia tributaria e di strumenti di pagamento;
- 3. di non essere stato condannato con sentenza irrevocabile alla reclusione per uno dei delitti del titolo XI, libro V, del Codice Civile, *"Disposizioni penali in materia di Società e consorzi"* e dal R.D. 16 marzo 1942, n. 267, *"Disciplina del fallimento, del concordato preventivo, dell'amministrazione controllata e della liquidazione coatta amministrativa"*;
- 4. di non essere stato condannato con sentenza irrevocabile alla reclusione non inferiore a sei mesi per un delitto contro la pubblica amministrazione, la fede pubblica, il patrimonio, l'ordine pubblico e l'economia pubblica;
- 5. di non essere stato condannato con sentenza irrevocabile alla reclusione non inferiore ad un anno per qualunque delitto non colposo.

In Fede

Ing. Elserino Piol 

6/04/09, in Milano



## **ELSERINO PIOL**

Elserino Mario Piol è nato a Limana (Belluno) e si occupa di tecnologia dell'informazione da 50 anni. La sua carriera si è svolta in Olivetti, dal novembre 1952 al luglio 1996.

Per conto di Olivetti ha avuto diversi incarichi sia in Italia che in USA. Ha lasciato Olivetti, in data 4 luglio 1996, come Vice Presidente di Olivetti e Presidente di Olivetti Telemedia.

A partire dal 1980, ha gestito attività di venture capital, inizialmente per Olivetti, e continua la sua attività di venture capital come Presidente di Pino Partecipazioni S.p.A., società advisor del fondo di venture capital Kiwi II.

È inoltre Presidente di Fedoweb (Federazione Operatori Web).

Nell'ottobre 2000 ha ottenuto la laurea Honoris Causa in Economia Aziendale all'Università di Bologna.

---

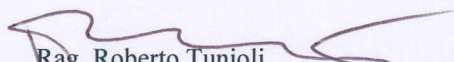
**DICHIARAZIONE DI SUSSISTENZA DEI REQUISITI DI ONORABILITA'  
DI CUI ALL'ART. 2 DEL DECRETO DEL  
MINISTRO DELLA GIUSTIZIA N. 162 IN DATA 30 MARZO 2000**

Il sottoscritto                      Rag. Roberto Tunioi  
Nato a:                              Bologna  
Il:                                      14/06/1958  
residente a:                        Bologna, in via Santo Stefano, n. 103  
C.F.:                                 TNLRRT58H14A944B

**DICHIARA**

- di accettare la candidatura alla carica di Amministratore di Datalogic S.p.A;
- di essere nel pieno possesso dei requisiti di onorabilità previsti dall'art. 2 del Decreto del Ministro della giustizia n. 162 in data 30 marzo 2000 e in particolare, fatti salvi gli effetti della riabilitazione:
  1. di non essere stato sottoposto a misure di prevenzione ai sensi della legge 27 dicembre 1956, n. 1423, *"Misure di prevenzione nei confronti delle persone pericolose per la sicurezza e per la pubblica moralità"* o della legge 31 maggio 1965 n. 575, *"Disposizioni contro la mafia"*, e successive modificazioni;
  2. di non essere stato condannato con sentenza irrevocabile a pena detentiva per uno dei reati previsti dalle norme che disciplinano l'attività bancaria, finanziaria ed assicurativa e dalle norme che disciplinano i mercati e gli strumenti finanziari, in materia tributaria e di strumenti di pagamento;
  3. di non essere stato condannato con sentenza irrevocabile alla reclusione per uno dei delitti del titolo XI, libro V, del Codice Civile, *"Disposizioni penali in materia, Società e consorzi"* e dal R.D. 16 marzo 1942, n. 267, *"Disciplina del fallimento, del concordato preventivo, dell'amministrazione controllata e della liquidazione coatta amministrativa"*;
  4. di non essere stato condannato con sentenza irrevocabile alla reclusione non inferiore a sei mesi per un delitto contro la pubblica amministrazione, la fede pubblica, il patrimonio, l'ordine pubblico e l'economia pubblica;
  5. di non essere stato condannato con sentenza irrevocabile alla reclusione non inferiore ad un anno per qualunque delitto non colposo.

In Fede

  
Rag. Roberto Tunioi

Bologna, li 06/04/2009



## Roberto Tunioli

Roberto Tunioli è nato a Bologna, dove si è diplomato Ragioniere nel 1978.  
Ha conseguito il Master PSAD presso l'Istud di Belgirate nel 1988.

A novembre 2006 è stato designato vincitore nazionale della 10° Edizione italiana del Premio Ernst & Young "L'Imprenditore dell'Anno®", che viene attribuito ai capitani di impresa che si sono distinti per talento, intraprendenza, impegno e contributo alla crescita socioeconomica del nostro Paese.

Nel Dicembre 2007 è stato insignito del ID People Award 2007 nella sezione ID limelight, attribuito alle persone che più hanno attratto i media per le idee rivoluzionarie sulle possibili applicazioni nel campo dell'identificazione automatica.

Attualmente è Vice Presidente e Amministratore Delegato di Datalogic Spa, leader nel mercato dei lettori di codici a barre, di mobile computer per la raccolta dati e di sistemi a tecnologia RFID ed offre soluzioni innovative per diversi settori industriali, in particolare manifatturiero, trasporti & logistica e grande distribuzione.

Attualmente ricopre le cariche di:

- **Amministratore Delegato Hydra SpA** (Holding di controllo del Gruppo Datalogic).
- **Consigliere di PIQUADRO SpA** - quotata a Milano – segmento EXPANDI  
[www.piquadro.com](http://www.piquadro.com)
- **Consigliere di MONRIF SpA** – quotata a Milano – segmento STANDARD –  
[www.monrifgroup.net](http://www.monrifgroup.net).
- **Consigliere di MONSTER Inc.** – quotata a New York Stock Exchange (Nasdaq) - leader mondiale nella selezione del personale online – [www.monster.com](http://www.monster.com).
- Ricopre numerose cariche all'interno del Gruppo Datalogic sia come Presidente che come Consigliere delle numerose partecipate.



**DICHIARAZIONE DI SUSSISTENZA DEI REQUISITI DI ONORABILITA'  
DI CUI ALL'ART. 2 DEL DECRETO DEL  
MINISTRO DELLA GIUSTIZIA N. 162 IN DATA 30 MARZO 2000**

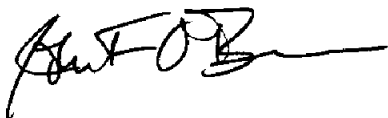
Il sottoscritto                      John O'Brien  
Nato a:                              Cambridge (USA)  
Il:                                      10/08/1950  
residente a:                        Eugene (OR), 5120 Solar Heights Drive - USA  
C.F.:

**DICHIARA**

- di accettare la candidatura alla carica di Amministratore di Datalogic S.p.A;
  - di essere nel pieno possesso dei requisiti di onorabilità previsti dall'art. 2 del Decreto del Ministro della giustizia n. 162 in data 30 marzo 2000 e in particolare, fatti salvi gli effetti della riabilitazione:
1. di non essere stato sottoposto a misure di prevenzione ai sensi della legge 27 dicembre 1956, n. 1423, *"Misure di prevenzione nei confronti delle persone pericolose per la sicurezza e per la pubblica moralità"* o della legge 31 maggio 1965 n. 575, *"Disposizioni contro la mafia"*, e successive modificazioni;
  2. di non essere stato condannato con sentenza irrevocabile a pena detentiva per uno dei reati previsti dalle norme che disciplinano l'attività bancaria, finanziaria ed assicurativa e dalle norme che disciplinano i mercati e gli strumenti finanziari, in materia tributaria e di strumenti di pagamento;
  3. di non essere stato condannato con sentenza irrevocabile alla reclusione per uno dei delitti del titolo XI, libro V, del Codice Civile, *"Disposizioni penali in materia, Società e consorzi"* e dal R.D. 16 marzo 1942, n. 267, *"Disciplina del fallimento, del concordato preventivo, dell'amministrazione controllata e della liquidazione coatta amministrativa"*;
  4. di non essere stato condannato con sentenza irrevocabile alla reclusione non inferiore a sei mesi per un delitto contro la pubblica amministrazione, la fede pubblica, il patrimonio, l'ordine pubblico e l'economia pubblica;
  5. di non essere stato condannato con sentenza irrevocabile alla reclusione non inferiore ad un anno per qualunque delitto non colposo.

In Fede

John O'Brien



EUGENE, OR, USA, li April 6, 2009

# JOHN F. O'BRIEN

5120 Solar Heights Dr.  
Eugene, OR 97405

## EDUCATION

---

University of Santa Clara – Santa Clara, CA	1975-1976
▪ Graduate studies in Business Administration	
Worcester Polytechnic Institute – Worcester, MA	1968-1972
▪ Bachelor of Science – Mechanical Engineering	

## WORK EXPERIENCE

---

<b>Nebulaxis LLC – Eugene, OR</b>	1997-2004
<i>Owner</i>	
Owner/operator of a small independent consulting firm specializing in strategy development, merger and acquisition, organizational development and general managership.	
<b>PSC Inc. – Webster, NY</b>	1996-1997
<i>Company President</i>	
Served in a transitional role after Spectra-Physics Scanning Systems was acquired by PSC. Responsible for rationalizing the organization, distribution, field activities and product lines.	
<b>Spectra-Physics Scanning Systems, Inc. – Eugene, OR</b>	1980-1996
<i>Member of Executive Committee of parent corporation (SP-AB); SP-AB Data Capture Group President; SP-SS Company President; Vice-president - Marketing and Sales; Vice-president - Operations</i>	
Built the company into the worldwide leader in barcode scanning devices used for high-volume retail applications. Responsible for the strategic, tactical and operational activities that resulted in strong growth (20% CAGR) and consistent industry-leading financial performance (>20% EBITDA).	
<b>General Electric Company – Fairfield, CT</b>	1972-1980
<i>Various management positions; Management Training Program</i>	
Graduated from the highly-regarded Management Training Program consisting of a series of work assignments at several GE locations coupled with an intense management training curriculum. Continued with several increasingly responsible manufacturing management positions at the Nuclear Energy Business in San Jose, CA.	

## BOARDS – ACTIVITIES – OTHER

---

Current or past board member of the following companies/organizations:

- Datalogic S.p.A. – Bologna, Italy
- PSC Holdings, Inc. et al – Eugene, OR
- Informatics Holdings, Inc. – Plano, TX
- Escort Memory Systems – Scotts Valley, CA
- Catalina Electronic Clearing Services – St. Petersburg, FL
- Eugene-Springfield Metropolitan Partnership – Eugene, OR
- Oregon Center for Advanced Technology Education – Portland, OR

Guest lecturer – University of Oregon, Graduate School of Business

Patent holder – US Patent # 4,939,356 – Bar code scanner with asterisk scan pattern

Personal – Married 33 years to Marilyn; two children – John and Briana

**DICHIARAZIONE DI SUSSISTENZA DEI REQUISITI DI ONORABILITA'  
DI CUI ALL'ART. 2 DEL DECRETO DEL  
MINISTRO DELLA GIUSTIZIA N. 162 IN DATA 30 MARZO 2000**


Il sottoscritto                      Dott. Giovanni Tamburi  
Nato a:                                Roma  
Il:                                        21/04/1954  
residente a:                        Bogogno (NO), in via S. Isidoro n. 1  
C.F.:                                    TMBGNN54D21H501H

**DICHIARA**

- di accettare la candidatura alla carica di Amministratore di Datalogic S.p.A;
- di essere nel pieno possesso dei requisiti di onorabilità previsti dall'art. 2 del Decreto del Ministro della giustizia n. 162 in data 30 marzo 2000 e in particolare, fatti salvi gli effetti della riabilitazione:
  1. di non essere stato sottoposto a misure di prevenzione ai sensi della legge 27 dicembre 1956, n. 1423, *"Misure di prevenzione nei confronti delle persone pericolose per la sicurezza e per la pubblica moralità"* o della legge 31 maggio 1965 n. 575, *"Disposizioni contro la mafia"*, e successive modificazioni;
  2. di non essere stato condannato con sentenza irrevocabile a pena detentiva per uno dei reati previsti dalle norme che disciplinano l'attività bancaria, finanziaria ed assicurativa e dalle norme che disciplinano i mercati e gli strumenti finanziari, in materia tributaria e di strumenti di pagamento;
  3. di non essere stato condannato con sentenza irrevocabile alla reclusione per uno dei delitti del titolo XI, libro V, del Codice Civile, *"Disposizioni penali in materia di Società e consorzi"* e dal R.D. 16 marzo 1942, n. 267, *"Disciplina del fallimento, del concordato preventivo, dell'amministrazione controllata e della liquidazione coatta amministrativa"*;
  4. di non essere stato condannato con sentenza irrevocabile alla reclusione non inferiore a sei mesi per un delitto contro la pubblica amministrazione, la fede pubblica, il patrimonio, l'ordine pubblico e l'economia pubblica;
  5. di non essere stato condannato con sentenza irrevocabile alla reclusione non inferiore ad un anno per qualunque delitto non colposo.

In Fede

  
Dott. Giovanni Tamburi

, li 6/4/09

## GIOVANNI TAMBURI

Nato a Roma, il 21 aprile 1954

Laurea in Economia e Commercio presso l'Università La Sapienza di Roma (110 e lode).

Gennaio 1992 – Oggi

### **Tamburi & Associati S.p.A – Tamburi Investment Partners S.p.A**

- Fondatore e Presidente di Tamburi & Associati S.p.A., società specializzata nell'assistenza in operazioni di finanza aziendale (M&A, IPO, Advisory in genere). Dal 1 marzo 2007 Tamburi & Associati SpA è stata fusa per incorporazione in Tamburi Investment Partners SpA.
- Fondatore e Presidente di T.I.P. – Tamburi Investment Partners S.p.A., Investment Merchant Bank indipendente focalizzata su medie aziende italiane quotata al mercato Expandi dal novembre 2005.
- Fondatore, Presidente e Amministratore Delegato di SeconTip S.p.A..

Ottobre 1980 - Dicembre 1991

### **Euromobiliare (Gruppo Midland Bank):**

Negli ultimi anni del periodo considerato:

- Amministratore e Vice Direttore Generale di Euromobiliare S.p.A., amministratore di Banca Euromobiliare S.p.A. e di altre società del gruppo.
- Direttore generale di Euromobiliare Montagu S.p.A., società in cui si concentravano le attività di investment banking del gruppo.

Settembre 1977 - Settembre 1980

### **Gruppo Bastogi.**

Febbraio 1975 - Luglio 1977

### **S.O.M.E.A. S.p.A.**

Cariche attualmente ricoperte:

Vice Presidente **Management & Capitali S.p.A.**,  
Consigliere di **Interpump S.p.A.**, **De Longhi S.p.A.**,  
**Datalogic S.p.A.**, **Grande Jolly S.r.l.**, **Zignago Vetro S.p.A.**, **Data Holding 2007 S.r.l.**, **Open Family Office Società di Intermediazione Mobiliare S.p.A.**, **Gruppo IPG Holding S.r.l.**, **Primavera Finanziaria S.p.A.**,  
Amministratore unico **Lippiuno S.r.l.**

In passato:

- membro della commissione per la legge 35/92 istituita dal Ministero del Bilancio (Commissione per le privatizzazioni)
- membro "dell'advisory board" per le Privatizzazioni del Comune di Milano.

Autore di "Comprare un'azienda, come e perchè"; coautore di "Privatizzare, scelte, implicazioni e miraggi", di "Metodi e Tecniche di Privatizzazione", di "Privatizzazione e Disoccupazione, i Poli di Sviluppo Locale", di "Privatizzare con il Project Financing", di "Azionariato dei dipendenti e Stock Option"; di "Finanza d'impresa" e di "Corporate Governance".



**DICHIARAZIONE DI SUSSISTENZA DEI REQUISITI DI ONORABILITA'  
DI CUI ALL'ART. 2 DEL DECRETO DEL  
MINISTRO DELLA GIUSTIZIA N. 162 IN DATA 30 MARZO 2000**

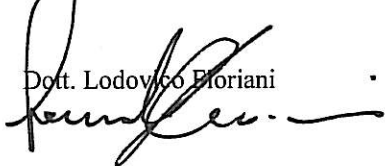
Il sottoscritto                      Dott. Lodovico Floriani  
Nato a:                              Luino  
Il:                                      08/02/1944  
residente a:                        Milano, in via F. Londonio n. 20/A  
C.F.:                                 FLRLVC44B08E734Q

**DICHIARA**

- di accettare la candidatura alla carica di Amministratore di Datalogic S.p.A;
- di essere nel pieno possesso dei requisiti di onorabilità previsti dall'art. 2 del Decreto del Ministro della giustizia n. 162 in data 30 marzo 2000 e in particolare, fatti salvi gli effetti della riabilitazione:
  1. di non essere stato sottoposto a misure di prevenzione ai sensi della legge 27 dicembre 1956, n. 1423, *"Misure di prevenzione nei confronti delle persone pericolose per la sicurezza e per la pubblica moralità"* o della legge 31 maggio 1965 n. 575, *"Disposizioni contro la mafia"*, e successive modificazioni;
  2. di non essere stato condannato con sentenza irrevocabile a pena detentiva per uno dei reati previsti dalle norme che disciplinano l'attività bancaria, finanziaria ed assicurativa e dalle norme che disciplinano i mercati e gli strumenti finanziari, in materia tributaria e di strumenti di pagamento;
  3. di non essere stato condannato con sentenza irrevocabile alla reclusione per uno dei delitti del titolo XI, libro V, del Codice Civile, *"Disposizioni penali in materia di Società e consorzi"* e dal R.D. 16 marzo 1942, n. 267, *"Disciplina del fallimento, del concordato preventivo, dell'amministrazione controllata e della liquidazione coatta amministrativa"*;
  4. di non essere stato condannato con sentenza irrevocabile alla reclusione non inferiore a sei mesi per un delitto contro la pubblica amministrazione, la fede pubblica, il patrimonio, l'ordine pubblico e l'economia pubblica;
  5. di non essere stato condannato con sentenza irrevocabile alla reclusione non inferiore ad un anno per qualunque delitto non colposo.

In Fede

Dott. Lodovico Floriani



Milano, li 6/4/2009

## ***Lodovico Floriani***

**Nato a Luino (Varese) l'8 febbraio 1944**

**Laureato in Economia - Milano**

### **Esperienza maturata**

#### ***1961 - 1974***

#### ***UNILEVER***

**1961-1962**

**Assistente Ufficio Selezione del Personale**

**1962-1963**

**Capo Ufficio Statistiche del Lavoro**

**1963-1964**

**Assistente Relazioni Industriali**

**1965-1967**

**Capo Ufficio Personale Enti Centrali**

**1967-1969**

**Capo Ufficio Retribuzioni e Valutazione Posizioni**

**1969-1972**

**Direttore Politiche Retributive**

**1972-1973**

**Direttore del Personale Gibbs**

**1973-1974**

**Direttore Sviluppo Organizzativo**

#### ***1974 - 1992***

#### ***HAY MANAGEMENT CONSULTANT***

**1974-1976**

**Consulente Senior**

**1976-1978**

**Direttore Sistemi Retributivi**

**1978-1980**

**Vice Direttore Generale**

**1981-1986**

**Direttore Generale**

**1986-1988**

**Amministratore Delegato**

**1988-1992**

**Presidente**

#### ***1992-1994***

#### ***STUDIO AMBROSETTI***

**Direttore Settore Consulenza**

#### ***1995-1999***

#### ***GRUPPO TESI***

**Partner**

#### ***1999-2003 NEWTON HRMC***

**Socio Fondatore e Presidente**

#### ***2003- ad oggi ASSICURAZIONI GENERALI***

**Vice Direttore Generale**

**Risorse Umane Organizzazione Comunicazione**

**ICTProcurement e ICT Strategy coordination**